

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re the Application of

Inventors: H. ITAHARA, et al.

Application No.: New Patent Application

Filed: July 22, 2003

For: MULTICARRIER TRANSMISSION METHOD AND APPARATUS

CLAIM FOR PRIORITY

Honorable Commissioner of  
Patents and Trademarks  
Washington, D.C. 20231

Sir:

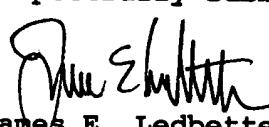
The benefit of the filing date of the following prior foreign application filed in the following foreign country is hereby requested for the above-identified application and the priority provided in 35 USC 119 is hereby claimed:

Japanese Appln. No. 2002-224221, filed July 31, 2002.

In support of this claim, a certified copy of said original foreign application is filed herewith.

It is requested that the file of this application be marked to indicate that the requirements of 35 USC 119 have been fulfilled and that the Patent and Trademark Office kindly acknowledge receipt of this document.

Respectfully submitted,

  
James E. Ledbetter  
Registration No. 28,732

Date: July 22, 2003

JEL/apg

Attorney Docket No. L9289.03143  
STEVENS, DAVIS, MILLER & MOSHER, L.L.P.  
1615 L Street, NW, Suite 850  
P.O. Box 34387  
Washington, DC 20043-4387  
Telephone: (202) 785-0100  
Facsimile: (202) 408-5200

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application: 2002年 7月31日

出願番号

Application Number: 特願2002-224221

[ ST.10/C ]:

[ J P 2002-224221 ]

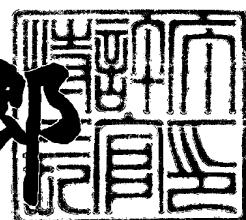
出願人

Applicant(s): 松下電器産業株式会社

2003年 6月26日

特許庁長官  
Commissioner,  
Japan Patent Office

太田 信一



出証番号 出証特2003-3050592

【書類名】 特許願

【整理番号】 2906242057

【提出日】 平成14年 7月31日

【あて先】 特許庁長官殿

【国際特許分類】 H04J 1/00

【発明者】

【住所又は居所】 神奈川県横浜市港北区綱島東四丁目3番1号 松下通信  
工業株式会社内

【氏名】 板原 弘

【発明者】

【住所又は居所】 神奈川県横浜市港北区綱島東四丁目3番1号 松下通信  
工業株式会社内

【氏名】 萩原 雄一

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100105050

【弁理士】

【氏名又は名称】 鶴田 公一

【手数料の表示】

【予納台帳番号】 041243

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9700376

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 マルチキャリア送信信号のピーク抑圧方法、ピーク抑圧機能をもつマルチキャリア送信信号生成回路、適応ピークリミッタ、ベースバンド信号処理用LSIおよび無線送信装置

【特許請求の範囲】

【請求項1】 複数の周波数チャネルの各々に対応する各ベースバンド信号についてフィルタを用いたフィルタリング処理を行い、フィルタリング処理の後の各信号について所定のキャリアを乗算してシングルキャリア信号とし、各シングルキャリア信号を合成してマルチキャリア送信信号を得る送信系における、前記各ベースバンド信号のピークを抑圧するマルチキャリア送信信号のピーク抑圧方法であって、

前記各ベースバンド信号を正規の信号処理ルートから分岐し、その分岐された各ベースバンド信号についてフィルタリング処理を施し、そして前記所定のキャリアの乗算と同じタイミングで、前記所定のキャリアと同じキャリアを乗算し、その後、各信号を合成することにより、ピーク抑圧のための補正值を算出するために使用するマルチキャリア信号を得るステップと、

前記補正值を算出するためのマルチキャリア信号の瞬時ピークを検出し、その検出結果に基づいて、前記ピーク抑圧のための補正值を得るステップと、

前記補正值を、前記正規の信号処理ルートにおける前記ベースバンド信号の各々に補正值を乗算してピーク抑圧のための補正処理を行うステップと、

を含むことを特徴とするマルチキャリア送信信号のピーク抑圧方法。

【請求項2】 請求項1において、

前記ピーク抑圧のための補正值を得るステップは、

所定個のデータ毎にピーク値を検出するステップと

そのピーク値が所定のしきい値を超えている場合であって、今回検出したピーク値が前回のピーク値よりも上昇しているときは、そのしきい値を超えている前記今回のピーク値に適応するように補正值を算出して出力し、一方、所定の回数を超えない範囲内でピーク値が連続して減少している場合には、ピーク値が減少に転じる直前のピーク値に対応する補正值を更新することなく出力するステップ

と、

を含むことを特徴とするマルチキャリア送信信号のピーク抑圧方法。

【請求項3】 マルチキャリア送信される各周波数チャネルに対応する各ベースバンド信号を2分岐し、一方のベースバンド信号を遅延手段により遅延させた後にピーク抑圧のための補正値を乗算器により乗算し、その補正値の乗算後の信号についてn倍（nは2以上の整数）補間処理を施した後、フィルタによるフィルタリング処理を施し、キャリアを乗算してシングルキャリア信号とし、そして、各シングルキャリア信号を合成してマルチキャリア送信信号を出力する正規の信号処理経路と、

前記2分岐されたベースバンド信号の他方について、前記正規の信号処理回路における前記n倍補間処理およびそれ以降の処理と実質的に同じ処理を実質的に同じタイミングで行い、補正値算出用のマルチキャリア信号を得、その補正値算出用のマルチキャリア信号の瞬時ピークを検出し、その検出結果に基づいて前記ピーク抑圧のための補正値を得て、前記正規の信号処理ルートの前記乗算器に供給する補正値生成経路と、

を有することを特徴とする、ピーク抑圧機能をもつマルチキャリア送信信号生成回路。

【請求項4】 IMT2000に準拠した高速データパケット伝送方式（HSDPA）が適用される通信データを含む可能性がある複数の周波数チャネルの各々毎に設けられ、外部から与えられる適応リミット値を用いて、前記各周波数チャネルのベースバンド信号の振幅値を制限するための複数のハドリミッタと、

各周波数チャネル毎に上位層から報告される、HSDPAの運用／非運用を示すオン／オフビットの情報、および前記各周波数チャネルの使用／不使用を示す周波数チャネルのオン／オフビットの情報をアドレス変数としてアクセスされ、そのアクセスの結果として適応リミット値を出力し、前記複数のハドリミッタの少なくとも一つに供給するリミット値テーブルと、

を有することを特徴とする適応ピークリミッタ。

【請求項5】 請求項4において、

HSDPAを運用する周波数チャネルに対しては、運用しない周波数チャネルより

も大きいリミット値を適用し、また、不使用の周波数チャネルがある場合には、その不使用の周波数チャネルの数が増えるに従って、使用される他の周波数チャネルについてのリミット値が大きくなるようにリミット値を設定することを特徴とする適応ハードリミッタ。

【請求項6】 請求項4記載の適応ピークリミッタから出力される各周波数チャネルの信号を、請求項3記載のピーク抑圧機能をもつマルチキャリア送信信号生成回路に入力し、PAR (Peak to Average Ratio) 値およびCCDF (Complementary Cumulative Distribution Function) (相補累積分布関数) が、所望の許容範囲内に収まるようにピーク抑圧処理がなされたマルチキャリア送信信号を生成することを特徴とするベースバンド信号処理用LSI。

【請求項7】 請求項5記載のベースバンド信号処理用LSIを搭載したW-CDMA方式の無線送信装置。

【請求項8】 請求項5記載のベースバンド信号処理用LSIと、プリディストーション処理とフィードフォワード方式の歪キャンセル処理とを併用する、デジタル制御方式のハイブリッド歪補償回路と、を具備するW-CDMA方式の無線送信装置。

【請求項9】 所定のデータパケット伝送方式が適用される通信データを含む可能性がある複数の周波数チャネルの各々毎に設けられ、外部から与えられる適応リミット値を用いて、前記各周波数チャネルのベースバンド信号の振幅値を制限するための複数のハードリミッタと、

各周波数チャネル毎に上位層から報告される、前記所定のデータパケット伝送方式の運用／非運用を示すオン／オフビットの情報、および前記各周波数チャネルの使用／不使用を示す周波数チャネルのオン／オフビットの情報をアドレス変数としてアクセスされ、そのアクセスの結果として適応リミット値を出力し、前記複数のハードリミッタの少なくとも一つに供給するリミット値テーブルと、  
を有することを特徴とする適応ピークリミッタ。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は、マルチキャリア送信信号のピーク抑圧方法、ピーク抑圧機能をもつマルチキャリア送信信号生成回路、適応ピークリミッタ、ベースバンド信号処理用LSIおよび無線送信装置に関する。

#### 【0002】

##### 【従来の技術】

移動通信の分野では、例えば、W-CDMA方式の技術仕様に関して、3GPPによって標準化が進んでいる。この技術仕様では、CDMAの特徴を生かした基本受信技術（RAKE合成等）の他に、さらに高速な10Mbpsのダウンリンク高速パケット伝送（High Speed Downlink Packet Access；以下、単に、HSDPAということもある）の標準化も行われている。

#### 【0003】

HSDPAは、ダウンリンクパケット伝送を行う複数のユーザーが下り回線を共有し、各ユーザーの無線回線品質をチェックしつつ、最も適切な基地局から各ユーザーに信号を送信することで、伝送効率を向上させる技術である。この技術を用いると、5MHzの周波数帯域を用いて、10Mbpsの伝送レートを実現できる。

#### 【0004】

HSDPAにおいて使用される具体的な技術としては、適応変調（伝搬環境に応じて変調方式や符号化方式を変更する方式であり、16QAMや64QAMなどの大容量伝送に適した多値変調が使用される）、再送信号を合成して受信品質を向上させるHARQ、複数の基地局からの効率良いパケット伝送を実現するFCSがある。

#### 【0005】

適応変調に関して、基地局は、移動局の受信品質が良いときには、16QAMや64QAMなどの多値変調と符号化率3/4などの高レート符号化を組み合わせて送信を行い、移動局の受信品質が悪いときには、QPSKと符号化率R=1/4などの低レート符号化を組み合わせて送信を行う。

#### 【0006】

HSDPAでは、変調方式としてQAMを用いるため、帯域内信号品質（ピークコードドメインエラー（PCDE）、エラーベクトルマグニチュード（EVM））について、通常の第3世代基地局装置の性能規格（TS25.141 Rel.99）よりも、より厳しい

性能規格 (TS25.141 Rel.5) の遵守が義務付けられる。

【0007】

一方、CDMA方式は、ユーザー多重による同時通信を実現できることが大きな特徴である。例えば基地局の設置を許可された一つの会社に割り当てられた周波数帯域に4つのチャネル（各チャネルのキャリア周波数はf1～f4）が含まれたとする。

【0008】

この場合には、一つのチャネルに多数のユーザーのデータが多重され、そして、各チャネルの信号が、共通のアンテナから同時に送信される。つまり、4つのキャリア f1～f4が同時に送出される（マルチキャリア送信）。

【0009】

マルチキャリア送信する場合、送信機の最終段に設けられる共通の高周波アンプの負担は重くなり、高周波アンプには、広帯域に渡るリニアリティの確保が要求される。

【0010】

高周波アンプの負担を軽減するために、マルチキャリア送信されるベースバンド信号に対して、ピークリミッタを用いて、瞬時ピークを抑圧する処理を行う。

【0011】

ピークリミッタについては、例えば、特開2002-164799号公報、特開2002-44054号公報に記載されている。

【0012】

【発明が解決しようとする課題】

従来のピークリミッタ関連技術では、ダウンリンク高速パケット伝送 (HSDPA) については全く考慮されていない。

【0013】

HSDPAは、理論上はともかく、現実に実施するためには、かなりの困難を伴う高度な技術である。

【0014】

しかも、上述のとおり、HSDPAでは、変調方式としてQAMを用いるため、帯域内

信号品質（ピークコードドメインエラー（PCDE）、エラーベクトルマグニチュード（EVM））について、通常の第3世代基地局装置の性能規格（TS25.141 Rel.99）よりも、より厳しい性能規格（TS25.141 Rel.5）を満足させねばならない。

#### 【0015】

携帯電話等の移動体通信機器では常に、低コスト化、小型化かつ低消費電力化の面で厳しい要求がある。

#### 【0016】

従来の技術では、移動体通信機器に課される種々の制約の下で、HSDPAを実用化することは困難である。

#### 【0017】

例えば、HSDPAでは、回線品質に適応させて変調方式を変化させる。この場合、ピークリミッタの特性を、例えば、条件が一番厳しい64QAMの場合を基準とし、ピーク抑圧を緩くすると(ピーク抑圧を強化すれば、信号の欠損により信号品質が低下してしまう)、瞬時ピークの抑圧が不十分となるから、結果的に後段の高周波アンプの負担が増大し、高周波アンプの電力効率の悪化は避けられない。

#### 【0018】

この問題を解決するためには、極めて広い帯域に渡って直線性が確保される高性能なアンプを使用する必要があるが、このような高周波アンプは高価であり、コスト面で大きな障害となる。

#### 【0019】

以上、W-CDMA方式の通信を例にとって問題点を説明したが、同様の問題は、例えば、高速なパケット伝送を行う他の通信方式（他のCDMA方式など）の場合でも生じる可能性がある。

#### 【0020】

本発明の目的は、送信信号のピークリミット技術や歪補償技術に関して現実的な対策を施し、移動体通信機に課される厳しい制約をクリアしつつ、送信信号の所望の特性を実現することにある。

#### 【0021】

【課題を解決するための手段】

本発明のマルチキャリア送信信号のピーク抑圧方法では、正規の信号経路における処理と同じ処理を、同じ条件で実行することにより得られるシングルキャリア信号を合成して、正規のマルチキャリア送信信号と同じマルチキャリア信号を得て、これを基礎として補正値を算出し、この補正値により、各周波数チャネルのベースバンド信号の振幅値を補正する。

## 【0022】

このことは、シングルキャリアを合成したならば現実に生じるであろう瞬時ピークを正確に予測し、その瞬時ピークを所望のレベル内に収めるようにベースバンド信号の振幅を事前に補正していることと等価である。これにより、従来にない、きわめて信頼性の高いピーク抑圧処理を行うことができる。

## 【0023】

また、本発明のマルチキャリア送信信号のピーク抑圧方法の一つの態様では、ベースバンド信号のピークが連続的に減少している場合でも、所定の回数分は、減少に転じる前の高いピーク値を用いて補正値を算出し、より厳しいピーク制限を課すことが可能である。

## 【0024】

これにより、単なる適応制御ではなく、信号品質よりもピーク抑圧をより重視した適応制御を行える。すなわち、どのような場合でも、マルチキャリア信号（送信用シングルキャリアを合成した信号）の振幅値を、所定レベル以下に抑圧することができる。よって、後段の高周波アンプの負担が常に軽減されることになる。

## 【0025】

また、本発明のピーク抑圧機能をもつマルチキャリア送信信号生成回路の一つの態様では、正規のマルチキャリア合成ルートと、まったく同じ条件のルートを経て合成したマルチキャリア信号に基づき瞬時ピークを検出し、ピーク抑圧のための補正値を算出するため、きわめて正確なキャリア抑圧補正を行うことができる。

## 【0026】

また、本発明の適応ピークリミッタは、例えば、3.5世代移動体通信がサポー

トする高速ダウンリンクパケット伝送（HSDPA）の実現の寄与する新規なピークリミッタである。

【0027】

本発明のピークリミッタは、各周波数チャネル毎に設けられた、リミット値が適応的に更新される複数のハードリミッタをもつ。「ハードリミッタ」は、信号のピーク値を、所定値で厳密にクランプする能力をもつリミッタである。

【0028】

本発明の適応ハードリミッタは、マルチキャリア送信される各周波数チャネルに対応したベースバンド信号のチップ単位で、上位レイヤー（例えば、基地局制御部のベースバンド処理ボード）から通知される、各周波数チャネル自体の使用／不使用を示すオン／オフ情報や、各周波数チャネルのチップデータに関するHSDPAの適用／不適用を示すオン／オフ情報をアドレス情報として利用して、リミット値テーブルにアクセスし、リミット値を適応的に出力させ、これにより、ハードリミッタのクランプ値をチップ単位で微調整する。

【0029】

すなわち、複数の周波数チャネルの信号を同時に送信するといっても、すべての周波数チャネルが常に使用されるとは限らないし、また、一つの周波数チャネルの送信信号のチップがHSDPAを運用するチップデータ（変調方式としてQAMが採用される）であったとしても、同時送信される他の周波数チャネルのチップデータがHSDPAを運用するとは限らない（つまり、変調方式としてQPSKが利用される場合もあり得る）。

【0030】

本発明ではこの点に着目し、周波数チャネルがオンでかつ16QAM等の復調条件が厳しい変調方式が採用されるチップについては、振幅値の抑圧を緩くして信号品質を重視した適応制御を行い、一方、周波数チャネルがオフの場合や、HSDPAが非運用のチップについては、振幅値の抑圧を強化してピーク制限を重視した適応制御を行う。

【0031】

これにより、各周波数チャネルの状況に応じて、振幅抑圧を重視するべきチッ

データと信号品質を重視すべきチップデータを区別し、後者のチップデータに、より多くのエネルギーを与えるように適応的な微調整を行うことができる。よって、マルチキャリア送信されるデータの中に、HSDPAを運用する送信データが含まれる場合であっても、3GPPの仕様書により規定される所望の信号品質を確保することが可能となる。

#### 【0032】

また、本発明のベースバンド信号処理用LSIでは、本発明の適応ピークリミッタと、本発明のピーク抑圧機能をもつマルチキャリア送信信号生成回路とを、組み合わせて使用する。

#### 【0033】

すなわち、本発明のピーク抑圧機能をもつマルチキャリア送信信号生成回路により、マルチキャリア信号のPAR (Peak to Average Ratio) 値およびCCDF (Complementary Cumulative Distribution Function) (相補累積分布関数) が、所望の許容範囲内に必ず収まるようにピークリミット処理を行い (これで送信信号のトータルのエネルギーは必ず所定範囲内となることが保証される) 、その一方で、適応ピークリミッタを用いた各周波数チャネル毎にリミット値を適応制御し、各周波数チャネルの状況に応じて送信エネルギーの分配の微調整を行う。

#### 【0034】

これによりマルチキャリア信号の全体と、個別の周波数チャネルの状況の双方に配慮したきわめて効率的 (合理的) な適応ピークリミット処理が実現される。つまり、IMT2000に準拠した高速データパケット伝送方式 (HSDPA) が適用される通信データを含む可能性がある複数の周波数チャネルに関して、マルチキャリア送信信号のPAR (Peak to Average Ratio) 値およびCCDF (Complementary Cumulative Distribution Function) (相補累積分布関数) が所望の許容範囲内に収まるように、確実に効果的なピーク抑圧を実現して後段の高周波アンプの負担を軽減しつつ、その一方で、各周波数チャネルに対しては、個別に、可能な限りの適応的なピーク制御を行い、信号品質の低下を防止することができる。

#### 【0035】

本発明により、最新の移動体通信を実現することができる。例えば、HSDPA方

式をサポートする3.5世代移動体通信に対応した、W-CDMA方式の無線送信機を実現することができる。

## 【0036】

## 【発明の実施の形態】

次に、本発明の実施の形態について、図面を参照して説明する。

## 【0037】

図1は、本発明の適応ピークリミッタと、ピーク抑圧機能をもつマルチキャリア信号生成回路とを併用し、さらに、高精度な歪補償を行うハイブリッド歪補償回路を組み合わせたW-CDMA方式の無線送信装置（無線基地局装置）の全体構成を示すブロック図である。

## 【0038】

図中、ベースバンド信号処理部（ベースバンド信号処理用LSI）600は、一点鎖線で囲まれて示されている。

## 【0039】

また、適応ピークリミッタ400、ピーク抑圧機能をもつマルチキャリア信号生成回路500は共に、太い点線で囲まれて示されている。

## 【0040】

また、ハイブリッド歪補償回路700は、図示されるように、適応プリディストーション歪補償部14と、フィードフォワード歪補償部30とを組み合わせた構成を有する（その他、構成要素として、D/A変換器20、A/D変換器28、スイッチ回路SW、高周波アンプ32を具備する）。

## 【0041】

以下、アンテナから4つの周波数チャネルを同時に送信できるものとして、説明する。

## 【0042】

図1の左上に記載されるように、周波数チャネルCH1には、送信データd1～d3が多重され、同様に、周波数チャネルCH2～CH4にはそれぞれ、送信データd4～d6、d7～d9、d10～d12が多重される。

## 【0043】

ユーザー信号の多重部200a～200bは、各周波数チャネルに対応して設けられており、図示されるように、複数の拡散部2と、拡散後の各ユーザー信号を多重する多重回路4とを具備する。

【0044】

適応ピークリミッタ400は、各周波数チャネル毎に設けられているハードリミッタ300と、リミット値出力回路350（アドレス変換回路352と、リミット値テーブル（ROM）354とを具備する）。

【0045】

アドレス変換回路は、チップ単位で、上位レイヤー（例えば、基地局制御部のベースバンド処理ボード）から通知される、各周波数チャネル自体の使用／不使用を示すオン／オフ情報（F1～F4）や、各周波数チャネルのチップデータに関するHSDPAの適用／不適用を示すオン／オフ情報（DP1～DP4）をROM参照用のアドレスに変換し、リミット値テーブル（ROM）354にアクセスして、適応リミット値LMを出力させる。

【0046】

適応ピークリミッタ400については、図13～図17を用いて、後に具体的に説明する。

【0047】

ピーク抑圧機能をもつマルチキャリア信号生成回路500は、4つの周波数チャネルCH1～CH4に対して、n倍補間（nは2以上の整数）ならびに直交変調（直交キャリアe1～e4の乗算によるシングルキャリア信号化）を行い、各シングルキャリア信号を合成してマルチキャリア送信信号を生成すると共に、マルチキャリア送信信号とまったく同じマルチキャリア信号を正規の信号処理ルートとは別のルートで生成し、そのマルチキャリア信号に基づいて瞬時ピークを補正するための補正值を算出し、その補正值を正規の信号処理ルートに戻して、各周波数チャネルのベースバンド信号にピーク抑圧処理を施す、という動作を行う。

【0048】

なお、各周波数チャネルCH1～CH4のベースバンド信号は、I相（同相）、Q相（直交）の2つの信号からなるが、図面作成の便宜のため、図中、1つの信号線

にて示している。

【0049】

$n$ 倍補間ならびに直交変調を行う部分の回路構成は、どの周波数チャネルについても同じであるため、ここでは、周波数チャネルCH1について説明を行う。

【0050】

$n$ 倍補間ならびに直交変調を行う部分の回路は、正規の信号処理ルート（図中、太い矢印で示される）の他に、ピーク補正値を算出するための基礎となるマルチキャリア信号を合成し、これに基づいて補正値を算出して、正規の信号ルートに戻すルートをもつ。

【0051】

正規の信号処理ルート（図中、太い矢印で示される信号経路）は、第1の遅延回路508（補正値算出に要する時間およびLPF504の群遅延分だけ信号を遅延させる働きをする）と、補正値を乗算するための乗算器512と、 $n$ 倍補間回路514（所定の広い周波数帯域の信号処理を行えるようにするため、クロックの周波数を増大させる必要から補間を行う）と、信号の帯域を制限するためのローパスフィルタ（LPF）516と、直交変調用の乗算器518と、乗算器518を通過した各シングルキャリア信号を合成する合成器590と、を有する。

【0052】

直交変調は、各チャネルのI,Qの各信号に、キャリアe1（～e4）を乗算することで実現される。

【0053】

例えば、直交変調は、使用する周波数チャネルがCH1（キャリア周波数f1）とCH2（キャリア周波数f2）で、ある場合、周波数シフトする周波数をfcとした場合、キャリア周波数f1で送信する信号については、f1-fcのキャリアを乗算し、キャリア周波数f2で送信する信号については、f2-fcのキャリアを乗算して直交変調する。

【0054】

キャリアe1（～e4）の乗算は、補正値算出のための信号処理経路でも同様に行う必要がある。よって、図1の回路では、補正値算出のための信号処理経路にて

キャリアe1 (~e4) を乗算した後、第2の遅延回路510にて、補正值算出に要する時間およびローパスフィルタ (LPF) 516の群遅延分だけそのキャリアを遅延させた後、正規の信号処理経路における直交変調を行うようにしている。

## 【0055】

一方、図1の回路では、補正值算出の基礎となるマルチキャリア信号を合成する信号経路が、正規の信号処理ルートとは別に設けられている。この信号経路の構成 (n倍補間回路502, ローパスフィルタ(LPF)504, 乗算器506, 合成器550をもつ) や、その経路における信号処理タイミング等の条件は、正規の信号処理ルートとまったく同じである。

## 【0056】

また、合成されたマルチキャリア信号に基づいてピーク補正值を算出する補正值算出部570は、ピーク検出部572と、相対比較／判定部574と、補正值算出部576と、を有する。

## 【0057】

相対比較／判定部574には、ピーク抑圧制御パラメータが外部から与えられ、これにより、信号品質ならびにピーク抑圧のそれぞれの相対的な重要度に応じて、ピーク抑圧性能を微調整できる。

## 【0058】

また、補正值算出部576には、外部からピークリミット値が与えられる。

## 【0059】

補正值算出部576から出力される補正值は、正規の信号処理ルートの乗算器512にて、ベースバンド信号に乗算されて振幅の補正が行われる。

## 【0060】

このようにして生成されたマルチキャリア信号は、ハイブリッド歪補償回路700にて歪補償された後、基地局装置のアンテナ (ATN) を介して多数の移動端末 (不図示) に向けて送信される。

## 【0061】

3GPP TS 25.104で規定されるスペクトラムエミッションマスクの帯域は、送信信号の帯域を中心として、その上側および下側に約1GHzまでカバーする極めて

広い帯域となっている。このような広い帯域において発生する高次の歪成分を取り除くことは、通常のプリディストーション回路ではまったく不可能であるが、ハイブリッド歪補償回路700を用いることにより、このような厳しい仕様にも応えることができるようになる。

## 【0062】

これにより、HSDPAをサポートした3.5世代のW-CDMA方式の移動体通信が実現される。

## 【0063】

以下、ピーク抑圧機能をもつマルチキャリア信号生成回路と、適応ピークリミッタと、ハイブリッド歪補償回路について、より具体的に、順次、説明する。

## 【0064】

図2は、ピーク抑圧機能をもつマルチキャリア信号生成回路の構成を示すブロック図である（図1に示される回路と同じ構成である）。

## 【0065】

図2において、参照符号530a～530dはそれぞれ、振幅補正後のベースバンド信号を直交変調してシングルキャリア信号とする部分の回路である。

## 【0066】

補正值算出部570は、正規の信号処理経路とまったく同じ処理を経て合成されるマルチキャリア信号に基づき、補正值を算出する。

## 【0067】

シングルキャリア信号を実際に合成し、実際のマルチキャリア信号の瞬時ピークを検出して（ピーク検出部572）、そのピークを所望レベル内に抑える補正值を算出するため、確実に、マルチキャリア信号のピークを、所望のレベルに抑えることができる。

## 【0068】

図3は、図2のピーク抑圧機能をもつマルチキャリア信号生成回路により生成されたマルチキャリア送信信号のピークパワーと平均値パワーの比（横軸）と、確率（縦軸）との関係を示すCCDFの図である。

## 【0069】

図中、実線で示される特性線A（ピーク抑圧制御パラメータ（hold-num）=2の場合である）のように、かなり急峻なピークリミットが可能であることがわかる。

## 【0070】

図中、特性線Bは、ピーク抑圧制御パラメータ（hold-num）が0の場合でありお、特性線Cは、ピーク抑圧制御パラメータ（hold-num）=3の場合である。

## 【0071】

相対比較／判定部574に、外部から与えられるピーク抑圧制御パラメータ（hold-num）により、ピーク抑圧特性を調整することができることがわかる。

## 【0072】

図4は、図2のピーク抑圧機能をもつマルチキャリア信号生成回路における、マルチキャリア合成前における各シングルキャリア信号の特性を示す図である。

## 【0073】

ここで、図7（b）は、図7（a）に示される、シングルキャリア信号のピーク抑圧を行う従来の回路におけるピーク抑圧後の信号の特性を示す図であるが、図4を、図7（b）と比較することにより、図2の回路では、シングルキャリア信号に関しては、それほど極端なキャリア抑圧が行われていないことがわかる。

## 【0074】

つまり、図2の回路では、図3のように、マルチキャリア信号ではかなりのピークリミットを行う（これにより、どのような状況でも、マルチキャリアの瞬時ピークは所定の範囲内に収まることが保証される）が、その一方で、シングルキャリア信号で見た場合には、過度なピークリミットは行われず、よって、送信信号の品質にそれほど影響を与えないことがわかる。

## 【0075】

図5（a）に示されるように、位相平面上で異なる位相、振幅をとる各シングルキャリア信号X,Y,Zについて、各シングルキャリア信号毎にピークリミットを行うと、図示されるように、リミット値の円からはみ出る部分は、すべてクランプされてしまうが、マルチキャリア信号についてピークリミットを行う場合には、各シングルキャリア信号X,Y,Zを合成して得られるベクトルR（各シングルキ

ヤリア信号のベクトル成分同士が相殺されて、振幅自体は小さくなっている)を基準としてピークリミット処理を行えばよいから、各シングルキャリア信号について見れば、過度の振幅リミットがなされないことになる。

## 【0076】

そして、図2の回路では、マルチキャリア信号を実際に合成し、その瞬時ピークを検出して、その瞬時ピークを抑えるように補正值を算出するため、確実に瞬時ピークの抑圧が可能となる。このような、極めて信頼性の高いマルチキャリアのピークリミットが行われるので、HSDPA方式の適用時のように、厳しい条件が課される場合でも、所定の規格を満足させることができる。

## 【0077】

さらに、本発明では、キャリア抑圧制御パラメータ (hold-num) の設定により、ピーク抑圧特性を微調整することができる。

## 【0078】

なお、図6 (a) は、シングルキャリアS1についてリミット処理を行う従来のピークリミット回路を示しており、図6 (b) は、シングルキャリア信号S1についての特性を示す図である。

## 【0079】

また、図7 (a) は、図6 (a) と同じ従来のピークリミット回路を示しており、図7 (b) は、ピーク抑圧後、ローパスフィルタ (LPF) 203を通過した信号の特性を示している。

## 【0080】

シングルキャリア信号の段階でピークを抑圧しても、ローパスフィルタを通すことで、再びピークが発生し、ピーク抑圧の度合は、図3に示される本発明の回路におけるピーク抑圧特性に比べて、かなり悪いことがわかる。

## 【0081】

また、図8 (a) は、図6 (a) の従来のピークリミット回路を並列に用いてマルチキャリア信号を合成する従来の回路を示しており、図8 (b) は、図8 (a) の回路から出力されるマルチキャリア信号S3の特性を示す図である。

## 【0082】

次に、図2の下側に示される、補正值算出部570における、ピーク検出部572、相対比較／判定部574、補正值算出部576の各部の動作を、図9～図12を用いて、説明する。

【0083】

ピーク検出部572は、図9に示すように、16チップ毎に（16チップ分のベースバンド信号を、便宜上、 $A(n+1) \sim A(n+2)$ とする）、ベースバンド信号の振幅のピーク値（ $M(n) \sim M(n+2)$ ）を検出する。

【0084】

相対比較／判定部574および補正值算出部576は、図10に示されるフローに基づき動作する。

【0085】

すなわち、ピーク検出部572により検出された、今回測定のベースバンド信号の振幅のピーク値 $M(n)$ に関して（ステップ800）、相対比較／判定部574が、現在のピーク値よりも小さいか、および、ピーク抑圧制御パラメータ（`hold-iter=0`）が、設定値（`hold-num`であり、ここでは2とする）と等しくないかを判定する（ステップ802）。

【0086】

ステップ802の判定結果がイエスならば（この場合は、今回のピーク値が現在のピーク値よりも下降しており、その連続下降回数が1回目であることを意味する）、ピーク抑圧制御パラメータ（`hold-iter`）をインクリメントして更新し（ステップ806）、そうでなければ（この場合は、今回のピーク値が現在のピーク値よりも上昇しているか、あるいは、連続して2回下降していることを意味する）、今回の検出ピーク値を現在値とし、かつ、ピーク抑圧制御パラメータ（`hold-iter`）を初期化してゼロに戻す。

【0087】

続いて、補正值算出部576が、リミット値（`limit-value`）と現在のピーク値を比較し（ステップ808）、現在のピーク値の方が大きい場合には、ピーク抑圧のための補正值を、現在のピーク値を利用して算出し（ステップ810）、現在のピーク値の方が小さい場合には、ピーク抑圧の必要がないから、補正值を“1”と

する（ステップ812）。

【0088】

そして、ベースバンド信号に補正值を乗算し（ステップ814）、次のステップに進む（ステップ816）。

【0089】

図11に、具体的な補正值の算出例を示す。

【0090】

図示されるように、時刻 $t(n-1)$ から $t(n+1)$ までピーク値が上昇し、その後、連続的に下降に転じ、時刻 $t(n+5)$ において、リミット値（limit-value）を切ることになる。

【0091】

このような場合、各時刻において、図示されるような処理がなされる。ここで注目すべきは、時刻 $t(n+2)$ 、 $t(n+3)$ において、ピーク値が減少しているにもかかわらず、ピーク値が減少に転じる直前の大きなピーク値に基づく補正值（つまり、補正值 $(n+1)$ ）がそのまま使用されており、この部分では、ピークの抑圧を重視した適応制御がなされている。

【0092】

次に、時刻 $t(n+4)$ になると、ピーク抑圧制御パラメータの設定値（hold-num=2）を超えて連続的にピークが下降する（3回連続）ため、信号品質の低下を防止するために、現在のピーク値を用いて緩やかな補正值（つまり、補正值 $(n+4)$ ）を用いたピーク制限を行う。

【0093】

そして、時刻 $t(n+5)$ では、ピーク制限の必要がないから、補正值は1となる。ピーク抑圧制御パラメータの設定値（hold-num）を大きくすれば、図3に示すように、ピーク抑圧を重視した適応制御となり、微調整が可能である。

【0094】

図12に、ピーク抑圧制御パラメータの設定値（hold-num）が“0”の場合と“2”の場合の、ベースバンド信号の振幅抑圧の程度の変化を示す。図中、実線で囲まれる部分A、Bを見れば明らかなように、ピーク抑圧制御パラメータの設定

値 (hold-num) が “2” の方が、ピーク抑圧の効果が大きいことがわかる。

【0095】

ピーク抑圧制御パラメータの設定値 (hold-num) を適切に設定すれば、どのような場合でも、マルチキャリア信号のピークを所望のレベル内に抑えることが可能となる。これにより、厳格な規格でも、確実に満足できるようになる。

【0096】

次に、図13～図17を用いて、適応ピークリミッタについて説明する。

【0097】

図13は、適応ピークリミッタの構成を示すブロック図である。

【0098】

上述したとおり、リミット値出力回路350は、チップ単位で、基地局(BTS)制御部900のベースバンド制御ボード910から通知される、各周波数チャネル自体の使用／不使用を示すオン／オフ情報 (F1～F4) や、各周波数チャネルのチップデータに関するHSDPAの適用／不適用を示すオン／オフ情報 (DP1～DP4) に基づき、リミット値テーブル (ルックアップテーブル) を参照して、リミット値LIMを出力させる。

【0099】

ハードリミッタ300は、I,Qの各入力信号についての振幅Xnを算出する振幅算出部310と、算出された振幅とリミット値LIMとを比較する比較部320と、I,Qの各入力信号と、振幅Xnと、リミット値LIMとから補正值を算出する補正值算出部330と、スイッチ回路SWT1, SWT2と、を有する。

【0100】

スイッチSWT1, SWT2は、比較部320の比較結果に応じてスイッチングされ、入力信号の振幅がリミット値LIMを超える場合には、a端子側に切り替えられ、入力信号の振幅がリミット値LIM未満の場合には、b端子側に切り替えられる。スイッチSWT1, SWT2がb端子側に切り替えられている場合には、入力信号が、補正されることなく、そのまま出力されることになる。

【0101】

図14 (a) は、リミット値をP0, P1, P2とした場合の、ハードリミッタの出力

信号の特性を示す図であり、(b)は、リミット値と送信信号の品質の相対的な関係を示す図である。

【0102】

次に、リミット値出力回路350における、アドレス変換回路352の動作と、リミット値テーブル(ROM)354の構成について、図15、図16を用いて、具体的に説明する。

【0103】

図15は、4つの周波数チャネルCH1～CH4(各チャネルにはI,Qの2系統の信号が含まれるため、合計で8系統の入力があることになる)のベースバンド信号の状態と、基地局(BTS)制御部900のベースバンド制御ボード910からチップ単位で通知される、各周波数チャネル自体の使用／不使用を示すオン／オフ情報(F1～F4)、および、各周波数チャネルのチップデータに関するHSDPAの適用／不適用を示すオン／オフ情報(DP1～DP4)の状態とを関連付けて示すタイミング図である。

【0104】

図15では、便宜上、周波数チャネルCH2、CH3のデータは記載していない。また、図中、斜線を施したチップが、HSDPAを運用するチップである。

【0105】

図示されるように、HSDPAが運用されるチップについては、HSDPA運用オン／オフ情報(DP1～DP4)がハイレベルとなり、同様に、周波数チャネルが使用される場合には、周波数オン／オフ情報(F1～F4)がハイレベルとなる。

【0106】

そして、図16に示すように、HSDPA運用オン／オフ情報(DP1～DP4)、周波数オン／オフ情報(F1～F4)をまとめて8ビットのアドレス情報とする。この場合、各情報のオンを“1”に対応させ、オフを“0”に対応させる。

【0107】

このようにすると、全部で256個のパターンが存在する。そして、各インデックス毎に、ROMアドレスとROMデータ(リミット値のデータ)を対応付けしてまとめておき、ROMデータ(リミット値のデータ)をROMに書き込んでルックアップテ

ーブルを作成しておく。

【0108】

図16に記載のように、例えば、①～⑦のシチュエーションが想定される。

【0109】

各状況を考慮し、HSDPAを運用する周波数チャネルに対しては、運用しない周波数チャネルよりも大きいリミット値を適用し（これにより、信号品質の低下を防ぐ）、また、不使用の周波数チャネルがある場合には、その不使用の周波数チャネルの数が増えるに従って、使用される他の周波数チャネルについてのリミット値が大きくなるようにリミット値を設定する（これにより、信号品質の低下を防ぐ）ようとする。

【0110】

図16中に示されるように、リミット値L1、L2に関しては、 $L2 > L1$ の関係がある。また、L3は、周波数オン／オフビットがオンしている周波数チャネルの個数だけ“1”を加算し、この加算した数値を分母とし、分子を4とした分数を求め、これを $(1/2)$ 乗したものに、L1を乗算して求められる。同様に、L4は、周波数オン／オフビットがオンしている周波数チャネルの個数だけ“1”を加算し、この加算した数値を分母とし、分子を4とした分数を求め、これを $(1/2)$ 乗したものに、L2を乗算して求められる。

【0111】

図17（a）、（b）は、適応ピークリミッタを適用した場合の効果の一例を示す図である。

【0112】

図17（a）は、信号品質を評価する指標であるエラーベクトルマグニチュードを、HSDPAを運用しない場合のサンプル（白丸でプロットされている）と、HSDPAを運用するサンプル（半分が黒く塗りつぶされたひし形でプロットされている）の双方について、測定（シミュレーションによる測定）した結果を示す図である。

【0113】

図中、基準Aは、HSDPAを運用しない場合の、3GPPのR99による基準（白丸で

ロットされているサンプルの評価基準となる)であり、基準Bは、HSDPAを運用する場合の、3GPPのR5による基準(半分が黒く塗りつぶされたひし形でプロットされているサンプルの評価基準となる)である。

#### 【0114】

同様に、図17(b)は、ピークコードドメインエラーについての測定サンプルを示しており、基準Cが、3GPPのR99による基準であり、基準Dが3GPPのR5による基準である。

#### 【0115】

図17(a), (b)のいずれにおいても、信号品質の規格をクリアしていることがわかる。

#### 【0116】

また、図18(a), (b)はそれぞれ、3GPPのテストモデル1およびテストモデル3を用いて、図1に示されるベースバンド信号処理LSIから出力されるマルチキャリア送信信号のピーク抑圧の度合を測定した図である。

#### 【0117】

両図から明らかなように、テストモデルを変更しても、ピーク抑圧特性の特性線の形状はほとんど変化せず、常に、所望のピーク抑圧が実現されていることがわかる。

#### 【0118】

したがって、本発明によれば、マルチキャリア送信信号全体の瞬時ピークを、どのような場合でも所望の範囲に抑えつつ、各周波数チャネルの状況に応じて、送信信号の振幅を適応的に微調整して、ピーク抑圧と信号品質の確保とを両立させることができる。

#### 【0119】

次に、図19(および図1)に示されるハイブリッド歪補償回路(高周波パワー・アンプを含む)について、具体的に説明する。

#### 【0120】

上述のとおり、CDMA方式のマルチキャリア通信では、他の方式の移動体通信に比較して高周波電力増幅器(パワーアンプ)に対する線形性がより高く要求され

る。このため、適応プリディストーションなどの歪補償技術により、パワーアンプの線形性を補償しないと電力効率が極端に悪化する。

#### 【0121】

パワーアンプの入力信号は、例えば、15～20MHzの帯域幅をもつ。よって、歪成分の帯域も、100～200MHz程度にまで広がる。

#### 【0122】

この歪成分を適応プリディストーションだけで補償するためには、プリディストーション処理を施したデジタル信号を、少なくとも歪成分の帯域と同じ100～200MHz程度のサンプリング周波数でD/A変換する必要がある。

#### 【0123】

また、適応プリディストーション処理を行おうとすると、パワーアンプの出力信号をデジタル信号処理系に帰還させる必要があるため、同様に、少なくとも歪成分の帯域と同じ100～200MHz程度のサンプリング周波数でA/D変換を行う必要がある。

#### 【0124】

そして、更に、CDMA通信方式の規格によると、D/A変換器やA/D変換器には、12ビット～16ビットにも及ぶ分解能が要求される。

#### 【0125】

現在の半導体技術では、高分解能（12～16ビット）を確保しつつ、100～200MHzで動作可能なD/A変換器やA/D変換器を製造することは非常に困難である。

#### 【0126】

また、仮に、そのようなD/A変換器やA/D変換器が製造できたとしても、動作時の電源消費量は莫大なものとなる。このことは、電力効率を向上させようとする歪補償とは逆行することになる。

#### 【0127】

このため、図19のハイブリッド歪補償回路では、適応プリディストーション処理を適用する信号（ベースバンド入力信号）の帯域は、D/A変換器やA/D変換器における12～16ビットの分解能を達成できる周波数に限定する。

#### 【0128】

そして、それ以上の高い周波数の帯域に発生する歪（高次歪）を、デジタル信号処理により正確に特性調整をなされたフィードフォワード歪補償回路によって、効果的に取り除く。

## 【0129】

これにより、既存のLSI技術を用いて、従来不可能であった極めて高精度の歪補償が可能となる。

## 【0130】

以下、具体的に説明する。

## 【0131】

図1に示されるように、このハイブリッド歪補償回路は、適応プリディストーション部（デジタル信号処理部）14と、高周波電力増幅器32と、2つの入力端TA1, TA2をもつフィードフォワード歪補償回路（高周波パワーアナログ回路）30と、このフィードフォワード歪補償回路30の2つの入力信号、出力信号、あるいはフィードフォワードループの信号のいずれかを選択的に取り出すための高周波スイッチ回路（以下、単にスイッチ回路という）SWと、制御・監視部（デジタル信号処理系に属する）と、フィードフォワード歪補償回路30の入力端TA2に与えられる基準信号（歪補償回路自体の入力信号（IN）である）の振幅（利得）・位相・遅延を調整するための振幅・位相・遅延調整器51と、スイッチ回路SWの切替を制御すると共に、各部をシーケンシャルに動作させるために必要な情報（P1, P2）を各部に与えるシーケンサ80と、を主要な構成要素として有する。

## 【0132】

そして、デジタル信号処理系とアナログ信号処理系との間で信号の授受を行うための信号経路には、D/A変換器20, 56と、A/D変換器28と、周波数変換回路（RFキャリア発振器24、ミキサ22, 26, 58を構成要素とする）が介在している。

## 【0133】

フィードフォワード歪補償回路30は、図示されるように、歪成分（プリディストーション歪補償で除去できずに残留している線形歪成分）を含む信号をメイ

ンパスに入力するための入力端TA1と、歪を含まない基準信号をフィードフォワードループに入力するための入力端TA2を有する。なお、メインパスとは、入力端TA1と結合器38とを結ぶ線路のことである。

【0134】

また、フィードフォワードループは、信号振幅を調整するためのアッテネータ（減衰器）42と、メインパスの信号から歪成分を分離するための結合器46と、歪成分の信号を増幅するエラーアンプ48と、エラーアンプ46の出力信号の位相を反転するための移相器50と、移相器50の出力信号をメインパスに帰還させるための結合器38と、を具備する。

【0135】

本ハイブリッド歪補償装置は、ベースバンドデジタル信号に対して適応プリディストーション処理を行う適応プリディストーション部14と、フィードフォワード歪補償回路30とを複合したハイブリッド構成を有する。

【0136】

ただし、これらを単純に組み合わせることは不可能である。

【0137】

そこで、図19の回路では、フィードフォワード歪補償回路30に、2つの入力端TA1, TA2を設け、各々に、高周波電力増幅器32の出力信号（プリディストーション歪補償では除去することができなかった残留歪成分を含む信号）と、歪を含まない基準信号をそれぞれ独立に入力する新規な構成を採用し、タイプの異なる歪補償回路の複合化を可能とした。

【0138】

ハイブリッド歪補償方法における歪補償処理は、2つの処理に大別される。

【0139】

つまり、フルデジタル制御の適応プリディストーション歪補償にて、D/A変換器20, 56やA/D変換器28のサンプリング周波数帯域内の、高レベルの歪成分である高周波電力増幅器の低次の歪成分を高い安定性を持って取り除く。

【0140】

そして、残留する低レベルの高次IM歪成分（サンプリング周波数帯域の外の

成分)を、フィードフォワード歪補償処理で取り除く。これにより、従来にない、高精度の広帯域歪補償が実現する。

【0141】

ここで、問題となるのは、アナログ回路を用いたフィードフォワード歪補償の精度が高くないと、適応プリディストーション歪補償で取り除くことができなかった低レベルの高次IM歪成分の除去が不十分となり、本発明がめざす、歪除去精度の飛躍的な向上を達成できることである。

【0142】

フィードフォワード歪補償回路30における高精度の歪除去は、2つの入力端TA1, TA2に入力される2つの信号の入力レベル(振幅)、位相、遅延が完全に一致していることを前提として実現される。

【0143】

そこで、図19の歪補償回路(ハイブリッド歪補償回路)には、フィードフォワード歪補償回路30に入力される2つの信号の振幅等を完全に一致させるための調整を行う調整機構が設けられており、この点は、本発明の歪補償回路の極めて重要な特徴である。

【0144】

つまり、図19の歪補償回路では、適応プリディストーション処理においては、フィードバックパス(フィードフォワード歪補償処理後の信号を適応プリディストーション部14に戻すための信号経路)が必須であることに着目し、このフィードバックパスを活用して、フィードフォワード歪補償回路30の2つの入力信号(図19の信号A1, A2)や、フィードフォワードループの信号(図19の信号A3)を、デジタル信号処理系に戻す。

【0145】

そして、制御・監視部60にて、高精度なデジタル信号処理を用いて、フィードフォワード歪補償回路30の2つの入力信号間の、振幅(利得)、初期位相、伝送遅延の差分(少なくとも、いずれかの特性についての差分)を厳密に測定する。

【0146】

次に、振幅等の調整器51にて、測定された差分がなくなるように、基準信号（歪補償回路の入力信号（IN））の振幅、位相、遅延の少なくとも一つ（実際には、これらの特性すべてを調整するのが好ましい）を調整する。

## 【0147】

これにより、フィードフォワード歪補償回路30の2つの入力信号間の、振幅（利得）、初期位相、伝送遅延といった特性が完全に一致し、高精度のフィードフォワード歪補償を行うための条件が整う。

## 【0148】

また、フィードフォワード歪補償回路30に入力される高周波電力増幅器32の出力信号は、プリディストーション歪補償によって高レベルの歪が除去された信号である。

## 【0149】

したがって、フィードフォワードループ中に介在するエラーアンプ48には、高レベルの歪成分が入力されないことになる。よって、エラーアンプの電力増幅率を低めに設定することができる。このことは、消費電力の低減に貢献する。

## 【0150】

プリディストーション処理およびフィードフォワード歪補償回路30の2つの入力信号の特性調整が終了すると、スイッチ回路SWからは、フィードフォワード歪補償回路30の出力信号（図1の信号A4）が出力され、デジタル信号処理系に戻される。

## 【0151】

そして、制御・監視部60は、この帰還信号の特性を監視し、所望の歪補償精度が確保できなくなったとき、プリディストーション処理およびフィードフォワード歪補償回路30の2つの入力信号の特性調整を再度、順次、実行する。信号処理の順序は、シーケンサ80により制御される。

## 【0152】

以上の主要な動作（および回路の主要な状態）をまとめると、図20に示すようになる。

## 【0153】

すなわち、まず、スイッチ回路（SW）をd端子側に切り替え、適応プリディストーション処理を行う（状態1、ステップ100）。

【0154】

次に、スイッチ回路（SW）をa端子側に切り替える。

【0155】

そして、フィードフォワード歪補償回路における2つの入力信号（メインパスへの入力信号と基準信号）間の利得（振幅）、遅延、位相のインバランスを測定し、そのインバランスを解消するべく、基準信号の特性の調整を行う（状態2、ステップ102）。

【0156】

次に、スイッチ回路（SW）をb端子側に切り替え、状態2における調整の結果をチェックするための状態3に移行する。

【0157】

この状態3では、フィードフォワードループにおける歪信号以外の基準信号の成分の電力値（基準信号の漏れ（リーク）量）を測定する（ステップ104）。そして、そのリーク量がしきい値を超えているか否かを判定し、NGならばステップ100に戻り、OKならば、状態4に移行する（ステップ106）。

【0158】

状態4では、スイッチ回路（SW）はc端子側に切り替えられる。そして、歪補償回路の最終出力信号を周波数スペクトル測定し、所定の基準マスクパターン（スペクトルエミッションマスクパターン）と比較し、周波数軸上での歪の抑圧状態を判定する（ステップ108）。

【0159】

その判定の結果、周波数スペクトルが許容範囲内に抑圧されているならば（ステップ110）、そのまま監視を続行し、そうでなければ（ステップ110）、ステップ100に戻って、上述の処理をシーケンシャルに実行する。

【0160】

図21（a）～（d）はそれぞれ、図19の回路における入力信号（キャリア数3）、プリディストーション信号、フィードフォワード歪補償における基準信

号、出力信号の周波数スペクトルを示している。

【0161】

この図から明らかなように、本発明によると、広い帯域に渡って、精度の高い歪補償を行うことができる。

【0162】

このように、図19のハイブリッド歪補償回路は、入力デジタル信号に対して、電力増幅器の非線形特性とは逆特性の歪を予め与える適応プリディストーション回路と、この適応プリディストーション回路が歪補償することができない歪成分をフィードフォワードループによって補償するフィードフォワード歪補償回路と、を有し、フィードフォワード歪補償回路には、2つの信号を個別に入力できるような2つの信号入力点が存在して、一方の信号入力点には、前記プリディストーション回路による適応プリディストーション処理を経た信号を入力し、他方の信号入力点には、前記適応プリディストーション回路による適応プリディストーション処理を経る前の前記入力デジタル信号に対応する基準信号を入力するよにして、両回路を、各々の回路の特性を最大限に引き出すことができる形態で接続したものである。

【0163】

つまり、図19の歪補償回路は、デジタル信号処理回路と高周波パワーアナログ回路をD/A変換器およびA/D変換器を含む信号経路を介して接続した回路構成をもつ、フルデジタル制御方式の新規な歪補償回路である。

【0164】

そして、この歪補償回路は、好ましくは、以下の①～⑤の処理を行い、下記の効果を得る。

【0165】

①適応プリディストーション処理を、デジタル信号処理にて行う。

【0166】

デジタル信号処理によって、プリディストーションを実現するため、アナログ方式のプリディストーションに比べて高い精度の処理が可能である。

【0167】

②フィードフォワード歪補償回路から高周波アナログ信号を取り出し、取り出したアナログ信号をデジタル信号に変換し、周波数スペクトル分析などの高度なデジタル信号処理を用いて、そのデジタル信号の所望の特性を極めて高精度に測定し、その測定結果を全体の回路の制御、監視の基礎とする。

【0168】

つまり、アナログ信号処理とは比較にならない、高精度なデータを基礎として制御、監視を行うため、適応プリディストーション処理機能およびフィードフォワード歪補償処理機能のそれぞれが格段に向上し、歪補償能力が飛躍的に向上する。

【0169】

③歪補償処理を複数のステージに分け、各ステージを、シーケンシャルに制御する。

【0170】

通信環境は刻々と変化するものの、短時間でみれば、ある期間内では信号の特性は変化しないと見ることができる。この点に着目し、複数のステージを、所定の手順に従ってシーケンシャルに実行することで、歪補償処理を、デジタル制御によって無理なく行えるようになる。

【0171】

④複数のステージは、例えば、適応プリディストーション処理を行う第1のステージと、フィードフォワード歪補償回路に独立に入力される2つの信号、すなわち非線形歪を含むメインパスへの入力信号と、非線形歪を含まない基準信号（フィードフォワードループに入力される信号である）の振幅、位相、遅延量といった特性を揃えるべく調整を行う第2のステージと、第2のステージによる調整の成果を確認する第3のステージと、フィードフォワード歪補償後の信号の特性を監視する第4のステージを含む。

【0172】

フィードフォワード歪補償回路の2つの独立した入力信号の特性を厳密に揃える調整を必ず実行するため、前段のプリディストーション回路の存在に起因するフィードフォワード歪補償への悪影響を排除することができる。よって、適応プ

リディストーションとフィードフォワード歪補償の各々の精度が確保され、両処理の相乗効果によって、飛躍的に歪補償性能を向上することが可能となる。

【0173】

すなわち、デジタル制御の適応プリディストーション歪補償回路は、A/D変換器やD/A変換器のサンプリング周波数の帯域の外に広がる低レベルの高次IM歪成分（相互変調歪成分）については、取り除くことはできない。

【0174】

しかし、サンプリング周波数の帯域内であれば、高レベルの歪成分である、電力増幅器の低次の歪成分を高い安定性をもって取り除くことができる。そして、残留する低レベルの高次IM歪成分を、高精度のフィードフォワード歪補償処理にて効果的に取り除けば、広帯域の信号についての安定した高精度の歪補償が実現される。

【0175】

また、歪が精度よく抑圧されているため、フィードフォワード歪補償回路内のフィードフォワードループに設けられているエラーアンプの利得を下げる事ができ、消費電力の低減に役立つ。

【0176】

⑤上述のような第1～第3のステージを経て、歪補償回路の全体の調整が一通り終了すると、監視ステージ（第4のステージ）に移行するが、歪が所定の範囲に抑圧されている限り、プリディストーション特性の適応的な調整やフィードフォワード歪補償回路の入力信号の特性調整は行われず、この期間では、各回路の特性が固定である。したがって、常時、適応制御を行うアナログ回路と異なり、この点でも、消費電力の削減が可能である。

【0177】

⑥また、近年の移動体通信機器が、通常備えているデジタル信号処理機能（相関検出、電力測定といった機能）を利用することができるため、本発明の歪補償方法を実施することは比較的容易であり、実用価値が高い。

【0178】

図1に示すように、以上説明した、本発明の各技術を組み合わせることで、従

来にない、優れた効果を得ることができる。

#### 【0179】

すなわち、マルチキャリア送信信号のピーク抑圧技術によって、マルチキャリア送信信号全体で見た瞬時ピークを、どのような場合でも規格内に抑えることができ、これによって、後段の高周波パワーアンプの電力効率の低下を防ぐことができる。

#### 【0180】

すなわち、マルチキャリア信号のピーク抑圧が不十分な場合には、大きな余裕を確保する必要から、図22（高周波アンプの入出力特性を示す図）における領域A2付近を動作域（ダイナミックレンジ）とする必要があるが、マルチキャリア信号のピーク抑圧が常に十分であるならば、高周波アンプをA1付近で動作させることができ、これによって、高周波アンプの電力効率の低下を防ぐことができる。

#### 【0181】

また、適応ピークリミッタ技術により、W-CDMAにおけるHSDPAを運用する場合（すなわち、変調方式が適応的に切り換わるため、より厳しい制御が求められる場合）であっても、ピークリミットと信号品質とを両立させることができとなる。さらに、ハイブリッド歪補償回路により高精度な歪補償を行うことで、送信信号の所望の水準の品質を確保することができる。

#### 【0182】

これにより、3GPPの規格を遵守した、次世代の移動体通信を実現することができる。

#### 【0183】

以上の説明では、W-CDMA方式の通信を例にとって説明したが、本発明は、他の通信方式にも適用可能である。例えば、本発明のピークリミッタは、高速なパケット伝送をサポートする他のCDMA通信方式においても、適用することができる。

#### 【0184】

##### 【発明の効果】

以上説明したように、本発明によれば、マルチキャリア送信信号のピーク抑圧

技術によって、マルチキャリア送信信号全体で見た瞬時ピークを、どのような場合でも規格内に抑えることができ、これによって、後段の高周波パワーアンプの電力利得の低下を防ぐことができる。

## 【0185】

また、適応ピークリミッタ技術により、W-CDMAにおけるHSDPAを運用する場合（すなわち、変調方式が適応的に切り換わるため、より厳しい制御が求められる場合）であっても、ピークリミットと信号品質とを両立させることができるとなる。さらに、ハイブリッド歪補償回路により高精度な歪補償を行うことで、送信信号の所望の水準の品質を確保することができる。

## 【0186】

これにより、3GPPの規格を遵守した、次世代の移動体通信を実現することができる。

## 【0187】

このように、本発明では、CDMA方式（W-CDMA方式を含む）の送信系回路において不可欠の技術であるピークリミット技術や歪補償技術に関して、高速データパケット伝送等の実現を考慮した現実的な対策を施すことにより、移動体通信機に課される厳しい制約をクリアしつつ、例えば、W-CDMA方式におけるダウンリンク高速パケット伝送（HSDPA）を実現することができる。

## 【図面の簡単な説明】

## 【図1】

本発明の無線送信装置の一例の構成を示すブロック図

## 【図2】

本発明の、ピーク抑圧機能をもつマルチキャリア信号生成回路の一例の構成を示すブロック図

## 【図3】

図2の回路により生成されたマルチキャリア送信信号のCCDF（相補累積分布関数）を示す図

## 【図4】

図2の回路における、マルチキャリア合成前の各シングルキャリア信号の特性

を示す図

【図5】

(a) シングルキャリア信号に対してピーク抑圧処理を実施する場合の問題点を説明するための図

(b) マルチキャリア信号に対してピーク抑圧処理を実施する場合の利点を説明するための図

【図6】

(a) シングルキャリア信号についてリミット処理を行う従来のピークリミット回路の構成を示すブロック図

(b) シングルキャリア信号（ローパスフィルタ通過前）のCCDF特性を示す図

【図7】

(a) シングルキャリア信号についてリミット処理を行う従来のピークリミット回路の構成を示すブロック図

(b) シングルキャリア信号（ピーク抑圧後、ローパスフィルタの通過後）のCCDF特性を示す図

【図8】

(a) 図6 (a) に示される従来のピークリミット回路を並列に配置した、従来のマルチキャリア信号生成回路の構成を示すブロック図

(b) マルチキャリア信号のCCDF特性を示す図

【図9】

図1のピーク補正值算出部におけるピーク検出動作を説明するための図

【図10】

図1のピーク補正值算出部における主要な動作手順を示すフロー図

【図11】

具体的な補正值の算出手順を説明するための図

【図12】

ピーク抑圧制御パラメータの設定値変更による効果を説明するための図

【図13】

本発明の適応ピークリミッタの一例の構成を示すブロック図

【図14】

- (a) ハードリミッタの出力特性を示す図
- (b) ハードリミッタのリミット値と送信信号の品質との相対的な関係を示す図

【図15】

周波数チャネルのオン／オフ情報およびHSDPA運用のオン／オフ情報と、ベースバンド信号とを関連付けて示すタイミング図

【図16】

ROMアドレスとROMデータとの関連を説明するための図

【図17】

- (a) エラーベクトルマグニチュードの測定結果の一例を示す図
- (b) ピークコードドメインエラーの測定結果の一例を示す図

【図18】

- (a) 3GPPのテストモデル1を用いて、マルチキャリア送信信号のCCDF特性を測定した結果の一例を示す図
- (b) 3GPPのテストモデル3を用いて、マルチキャリア送信信号のCCDF特性を測定した結果の一例を示す図

【図19】

本発明で使用されるハイブリッド歪補償回路（高周波アンプを含む）の構成を示すブロック図

【図20】

ハイブリッド歪補償回路の主要な動作手順を示すフロー図

【図21】

- (a) ハイブリッド歪補償回路に入力されるマルチキャリア送信信号の周波数スペクトラムの一例を示す図
- (b) プリディストーション処理後の信号の周波数スペクトラムの一例を示す図
- (c) フィードフォワード歪補償回路に入力される基準信号の周波数スペクトラムの一例を示す図
- (d) ハイブリッド歪補償回路から出力されるマルチキャリア送信信号の周波数スペクトラムの一例を示す図

【図22】

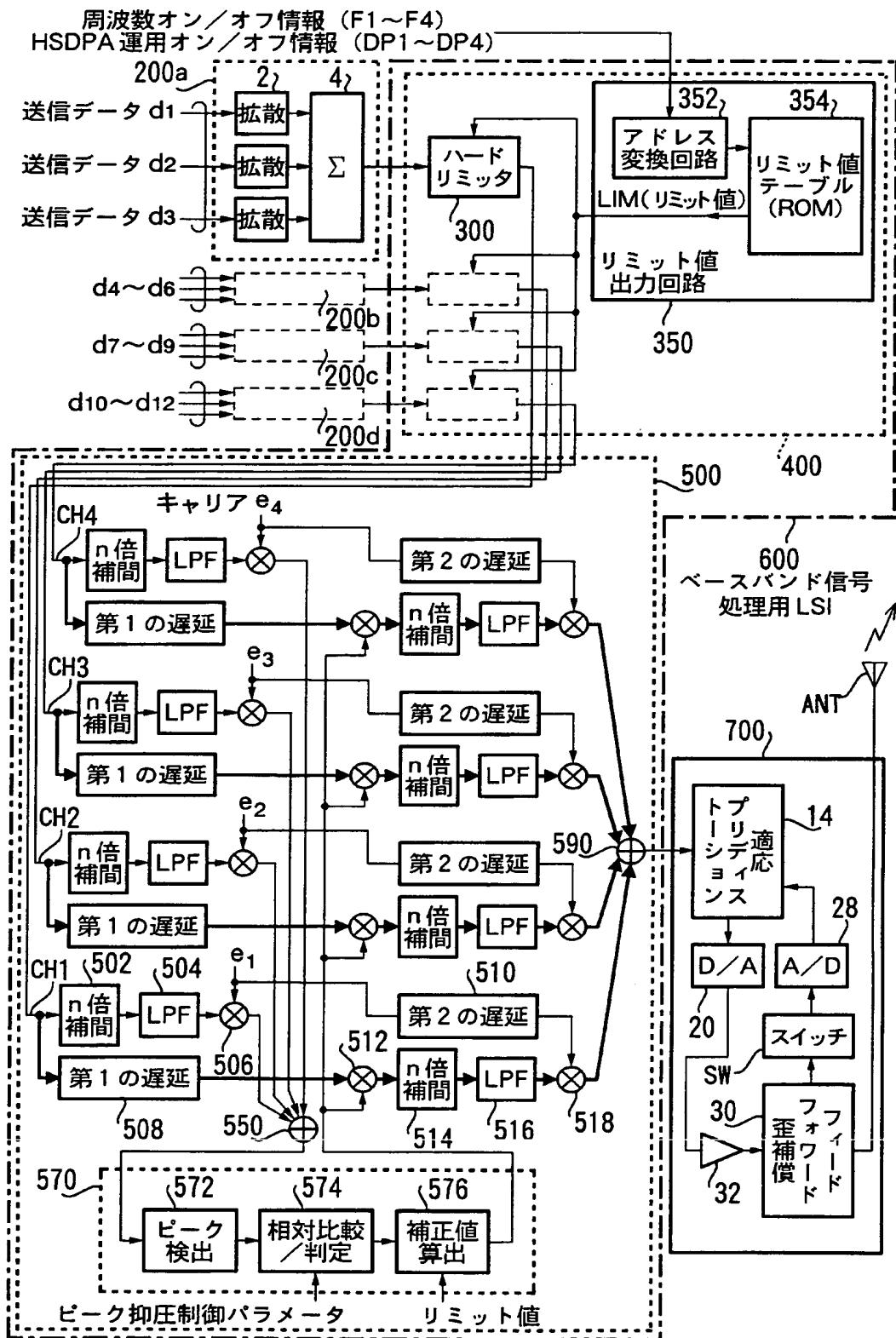
高周波パワーアンプの電力効率について説明するための図

【符号の説明】

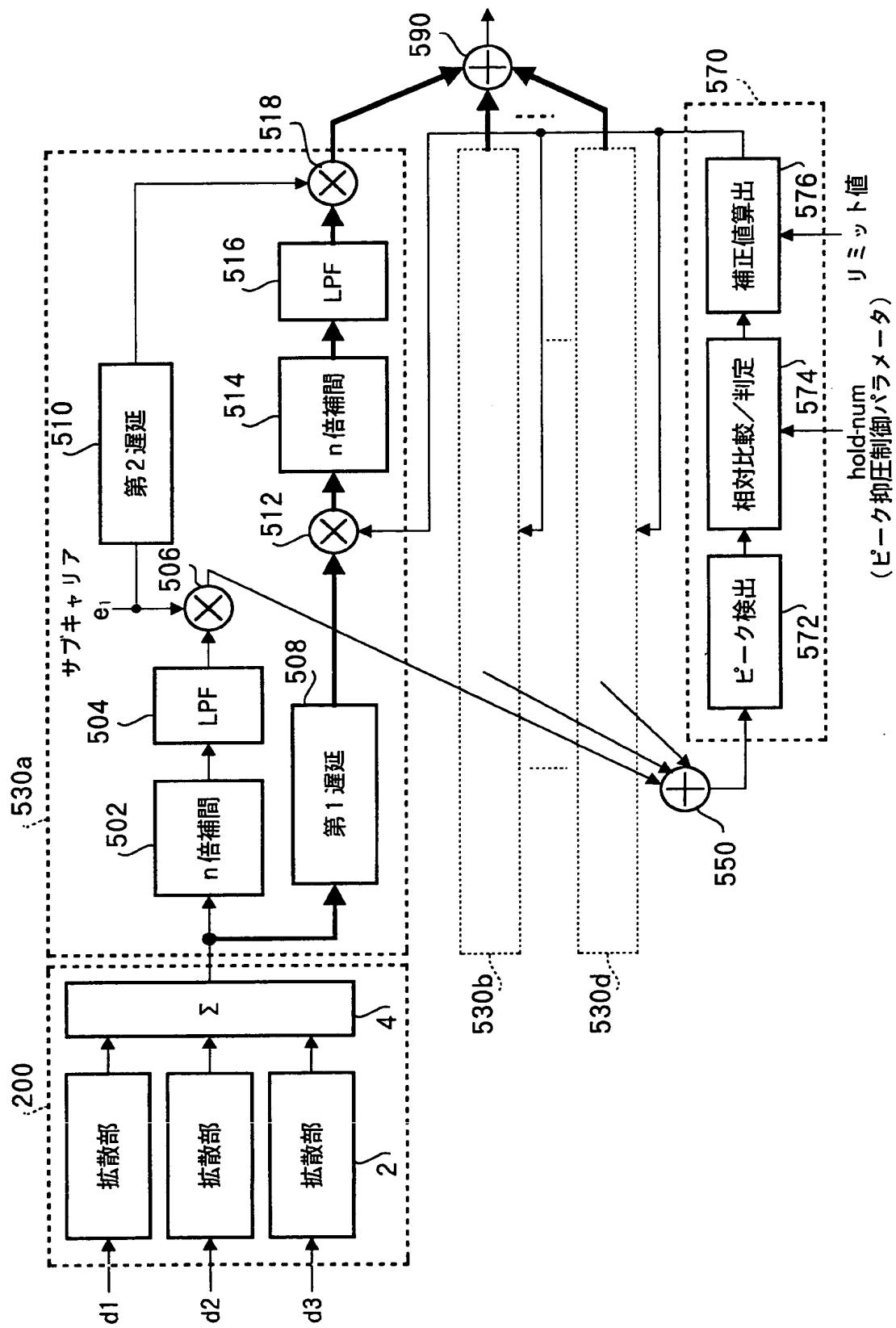
- 200a～200d ユーザー信号多重部
- 300 ハードリミッタ
- 350 リミット値出力回路
- 352 アドレス変換回路
- 354 リミット値テーブル
- 400 適応ピークリミッタ
- 500 ピーク抑圧機能をもつマルチキャリア信号生成回路
- 502 n倍補間回路
- 504 ローパスフィルタ
- 506, 512, 518 乗算器
- 508 第1の遅延回路
- 510 第2の遅延回路
- 570 ピーク補正值算出部
- 572 ピーク検出部
- 574 相対比較／判定部
- 576 補正值算出部
- 590 合成回路
- 700 ハイブリッド歪補償回路

【書類名】 図面

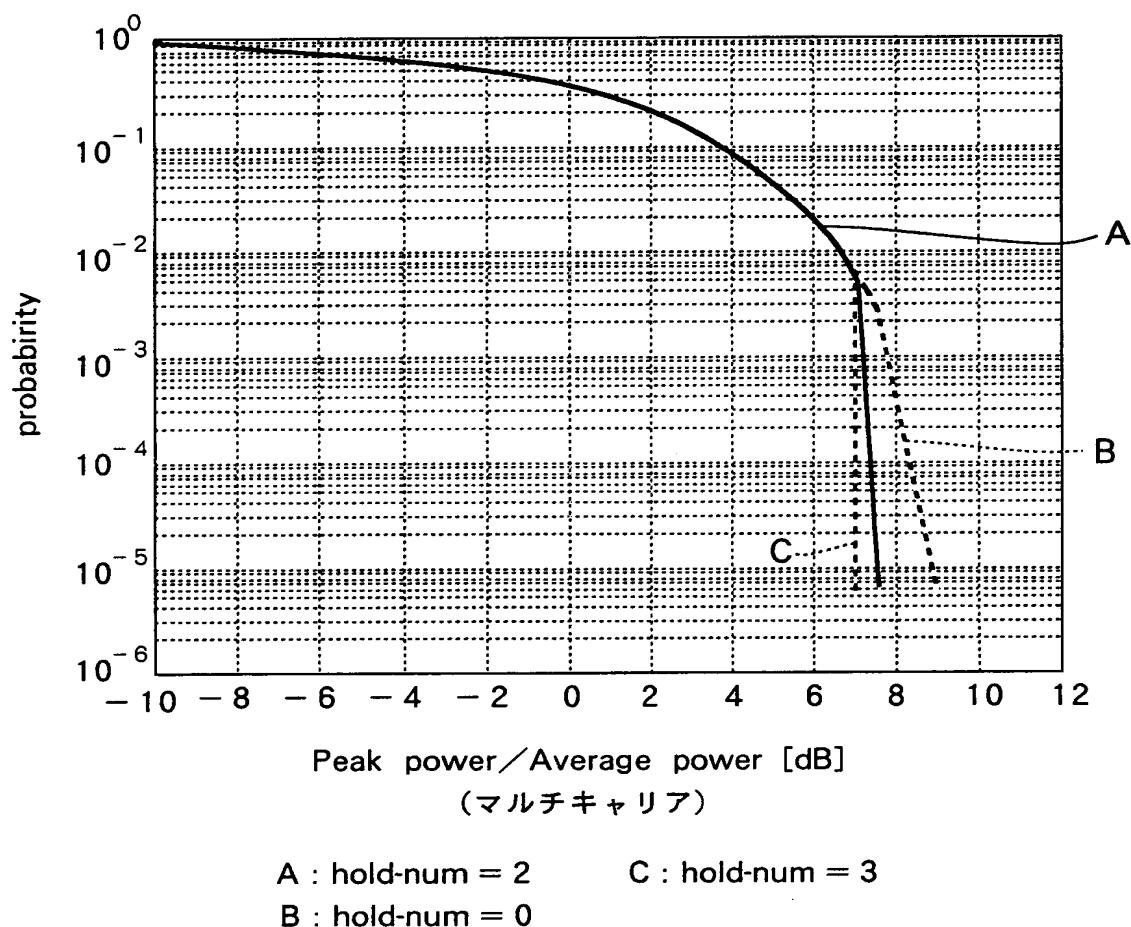
〔四〕



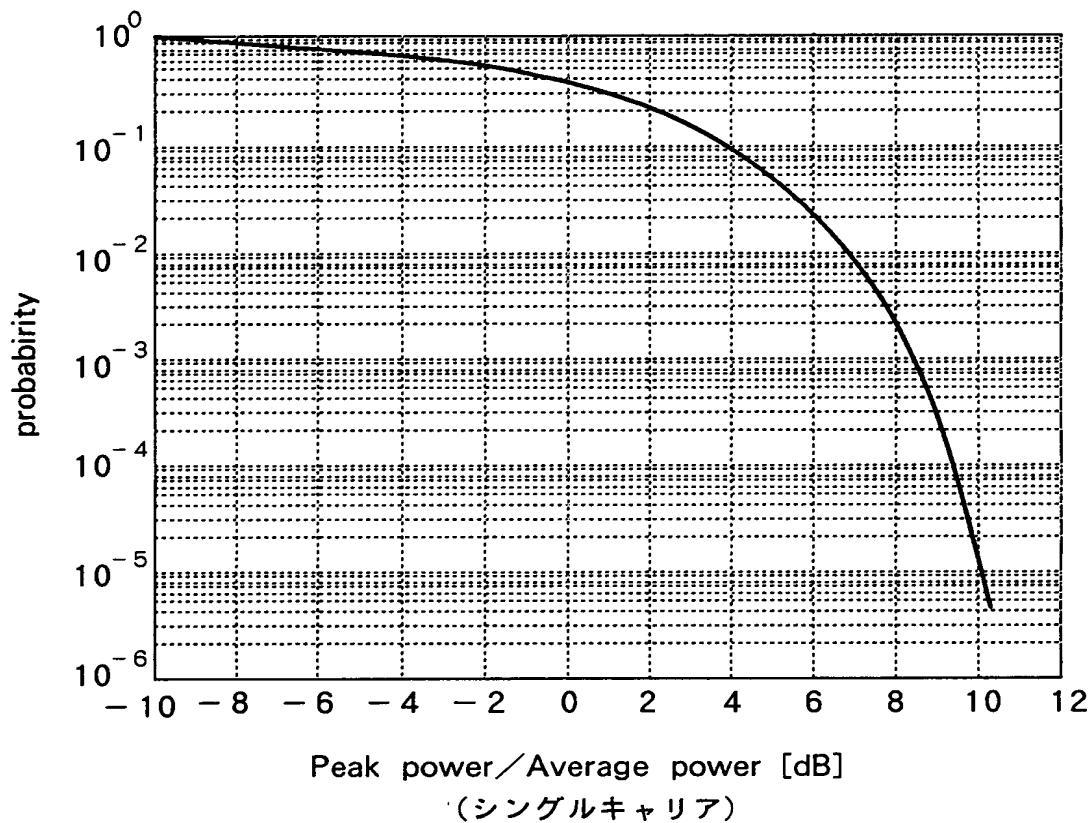
【図2】



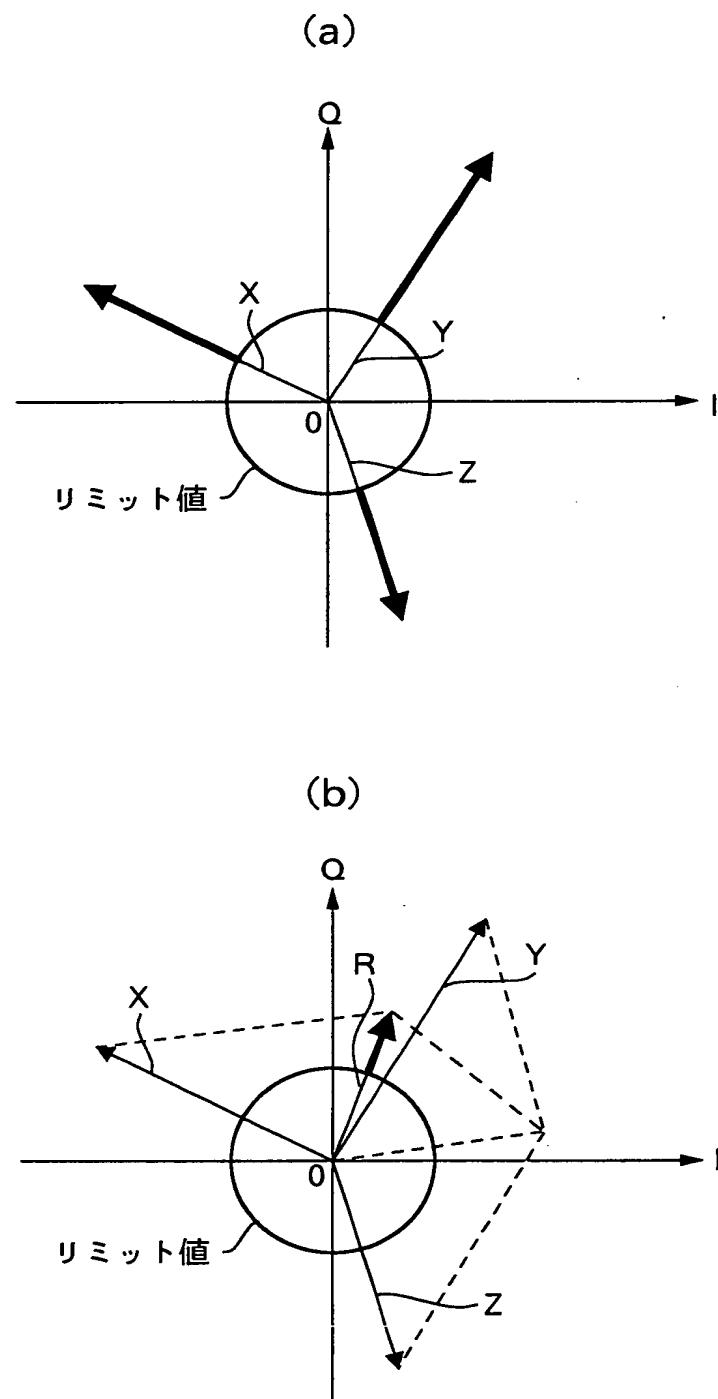
【図3】



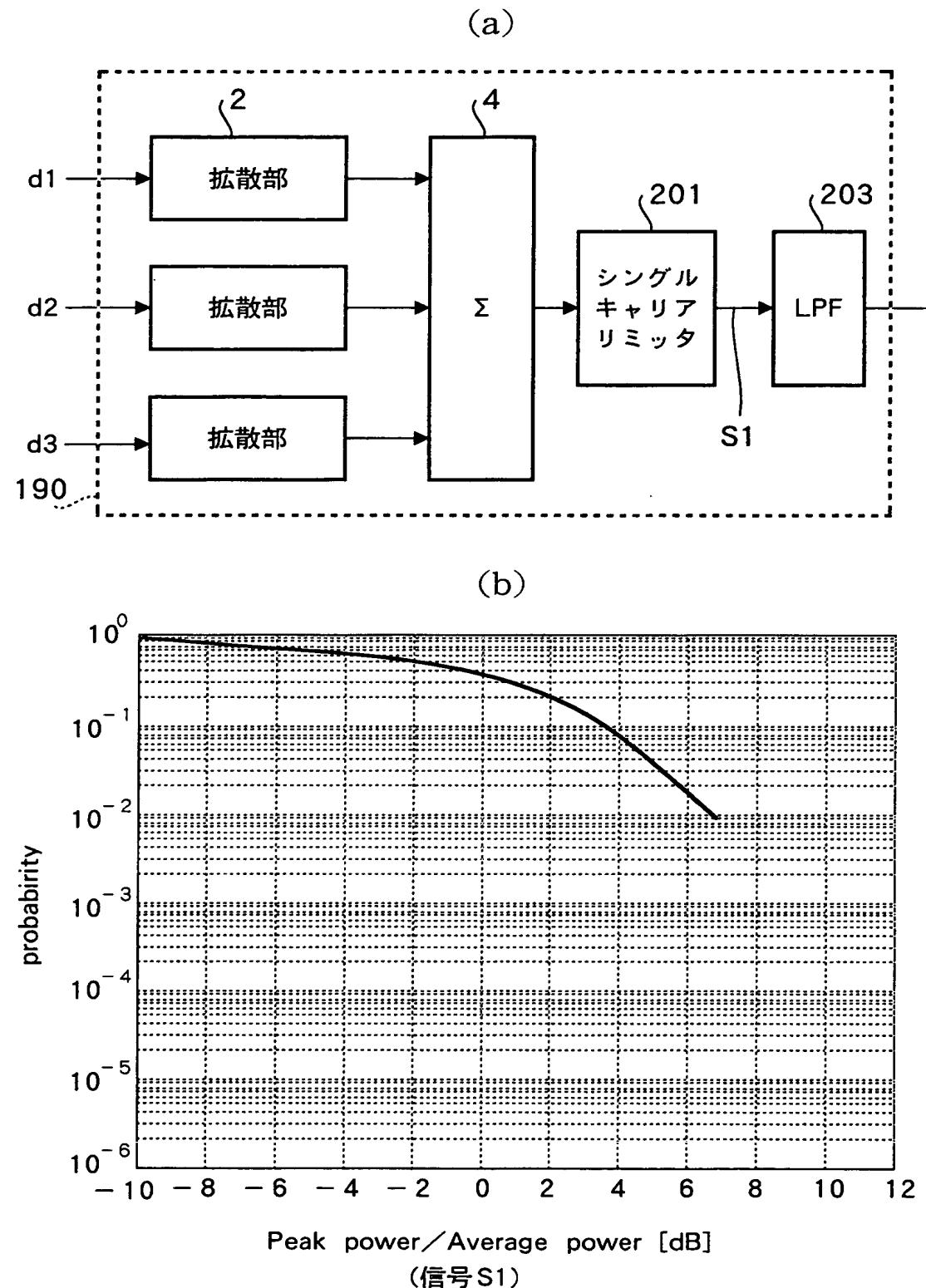
【図4】



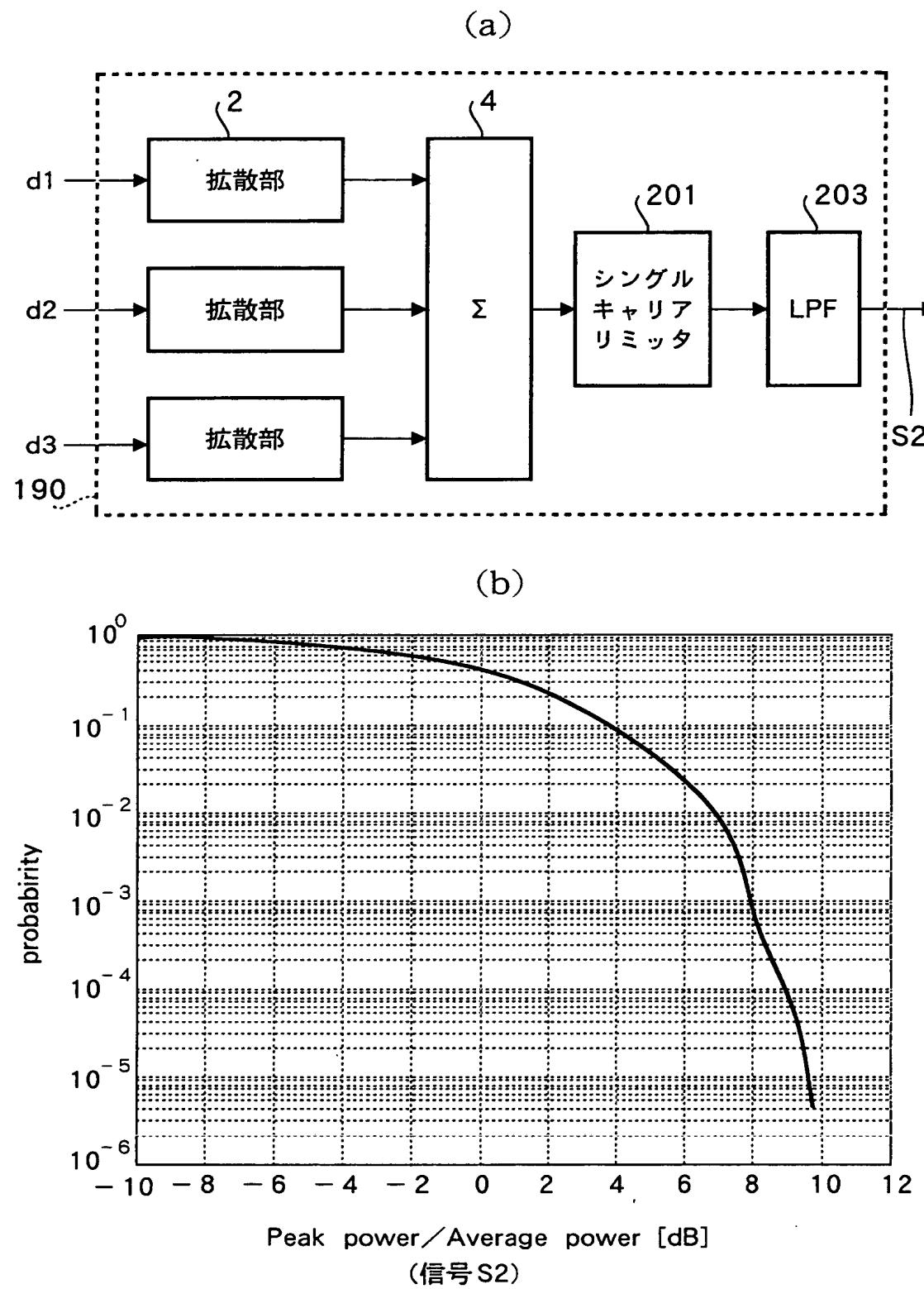
【図5】



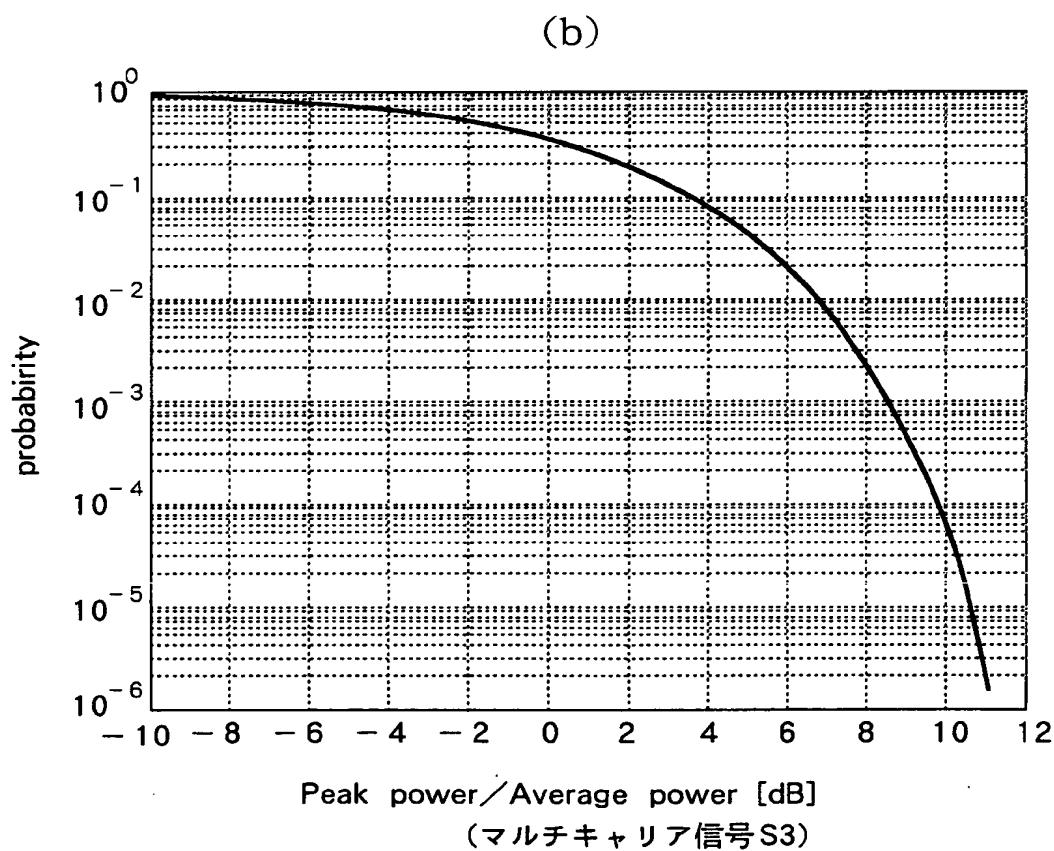
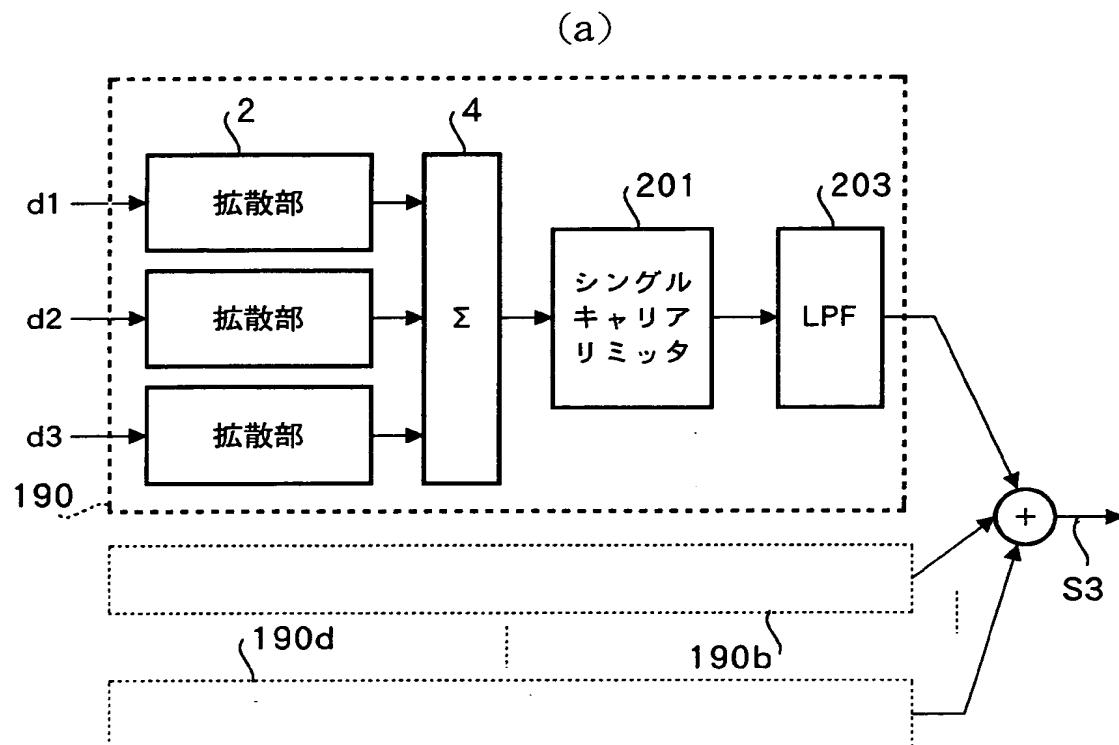
【図6】



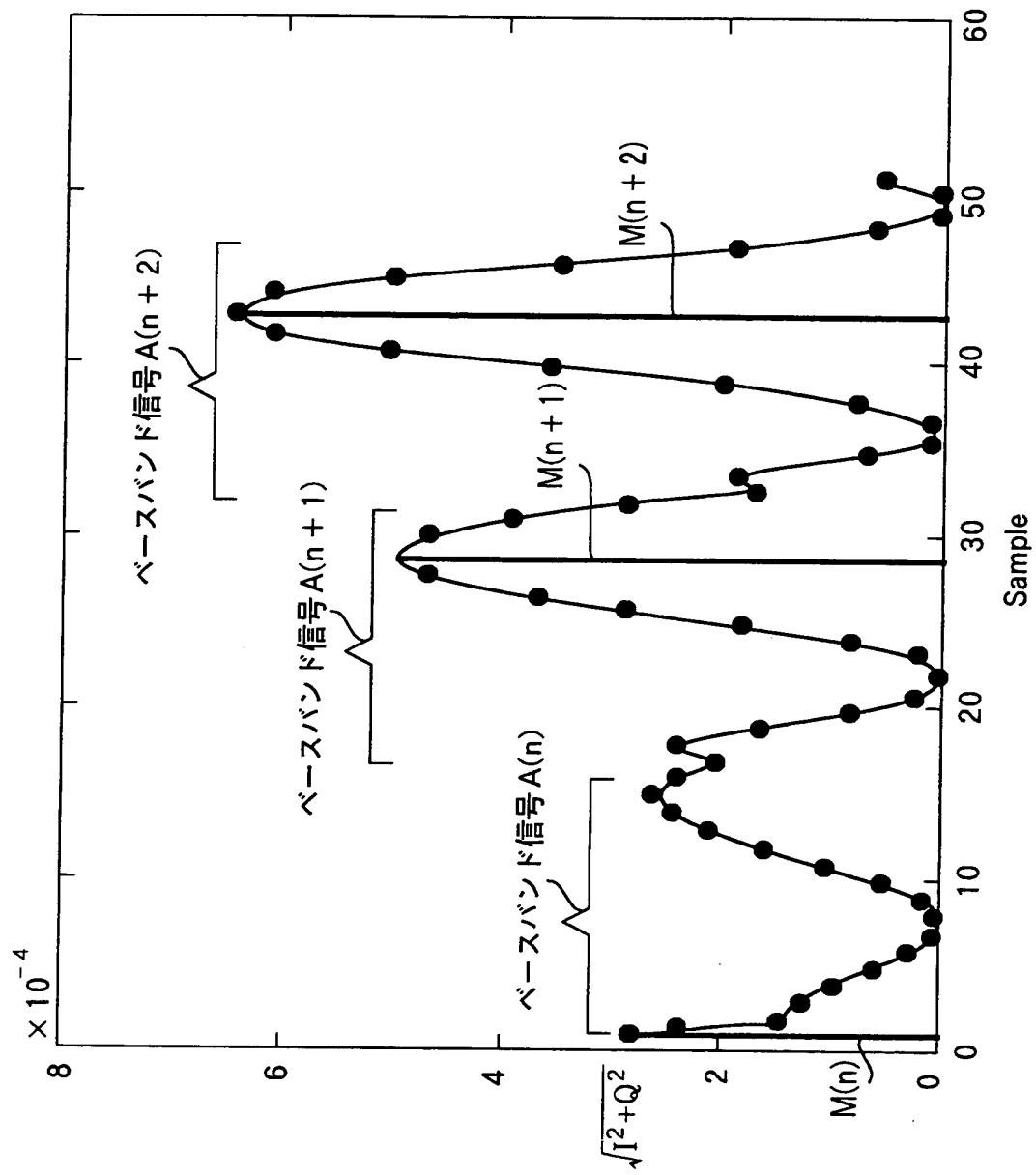
【図7】



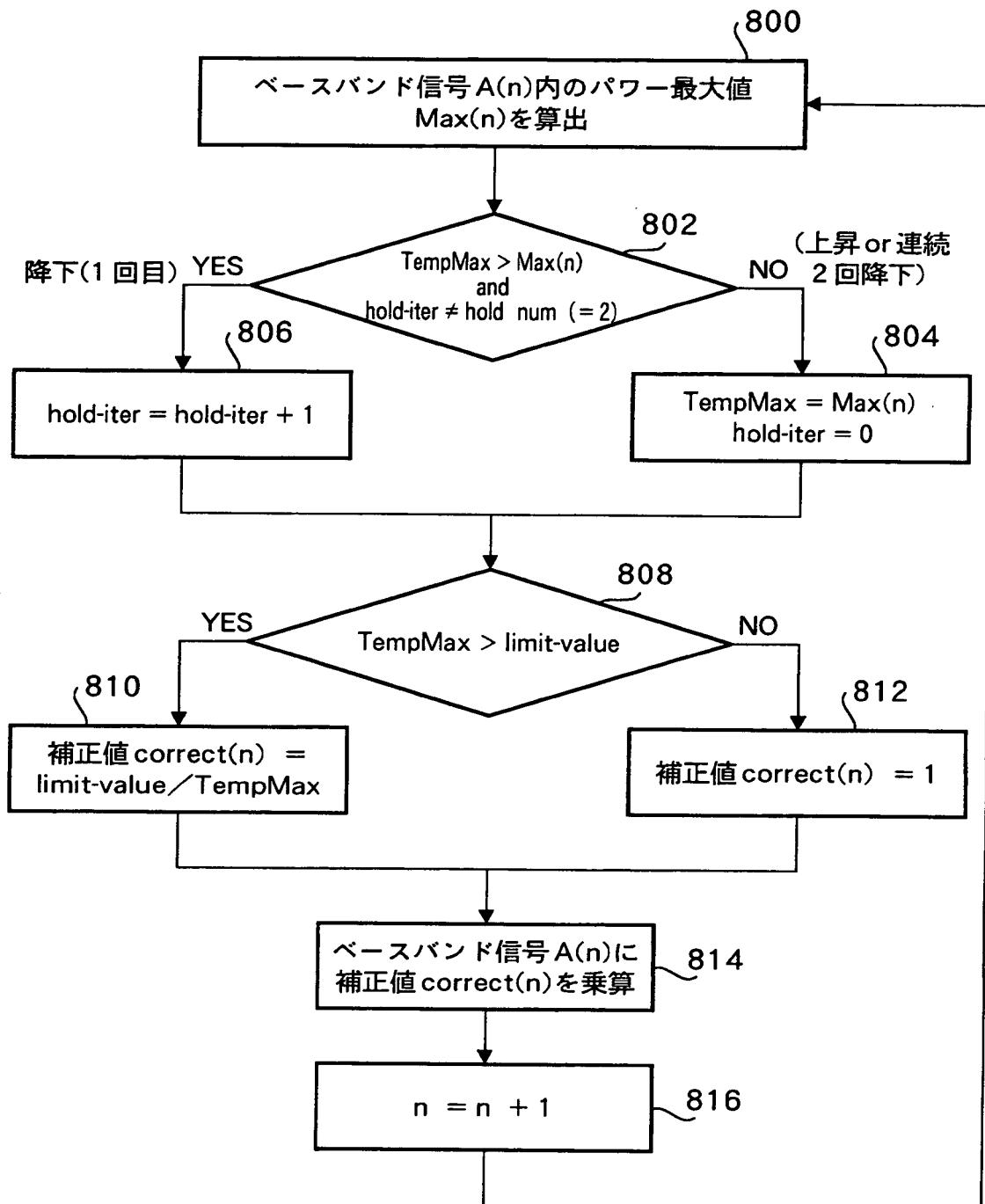
【図8】



【図9】



【図10】



TempMax : 現在のピーク値

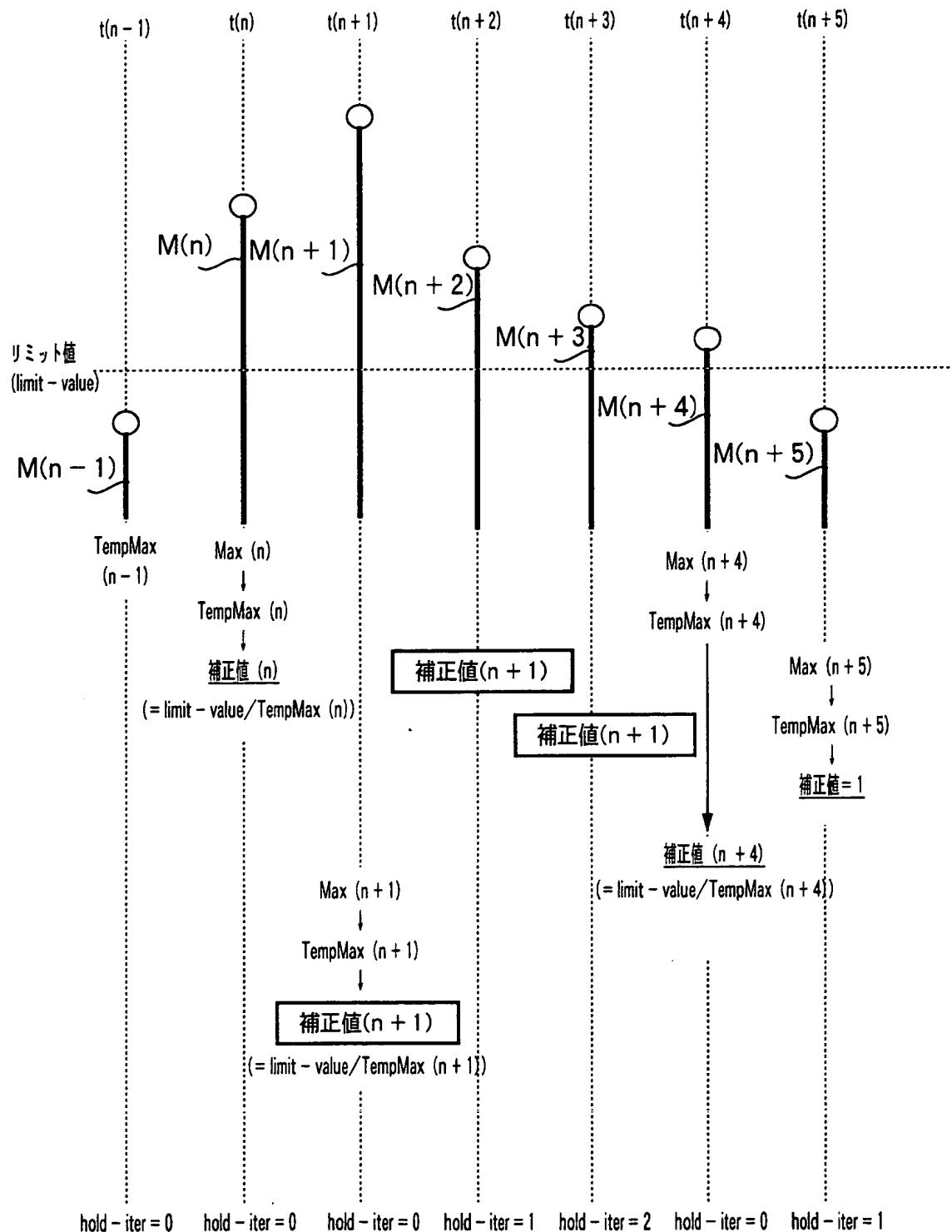
Max (n) : ベースバンド信号 An に置けるピーク値

hold-iter : ピーク抑圧制御パラメータの初期値 (最初は 0)

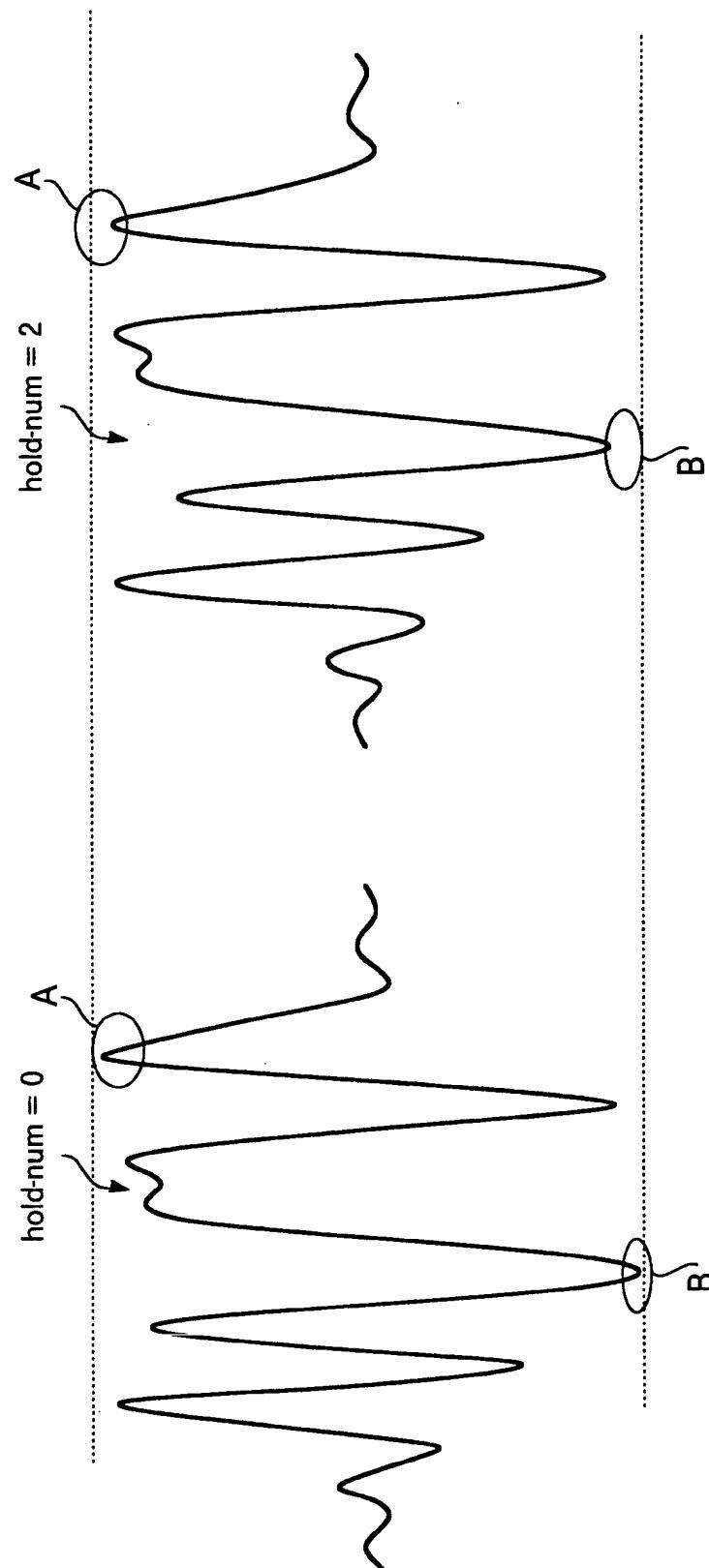
hold-num : ピーク抑圧制御パラメータの設定値 (= 2)

limit-value : リミット値 (ピークリミット動作の判定しきい値)

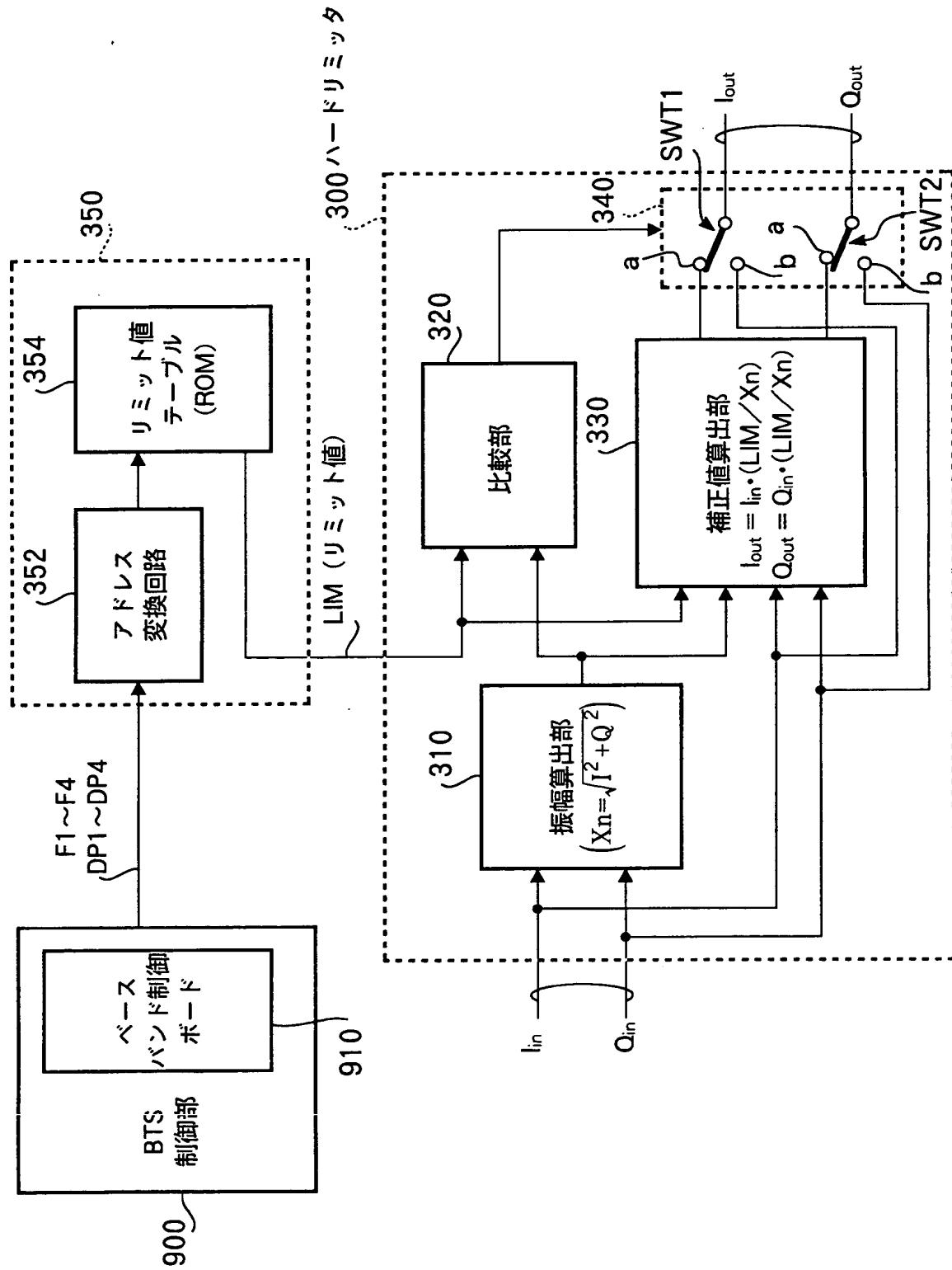
【図1.1】



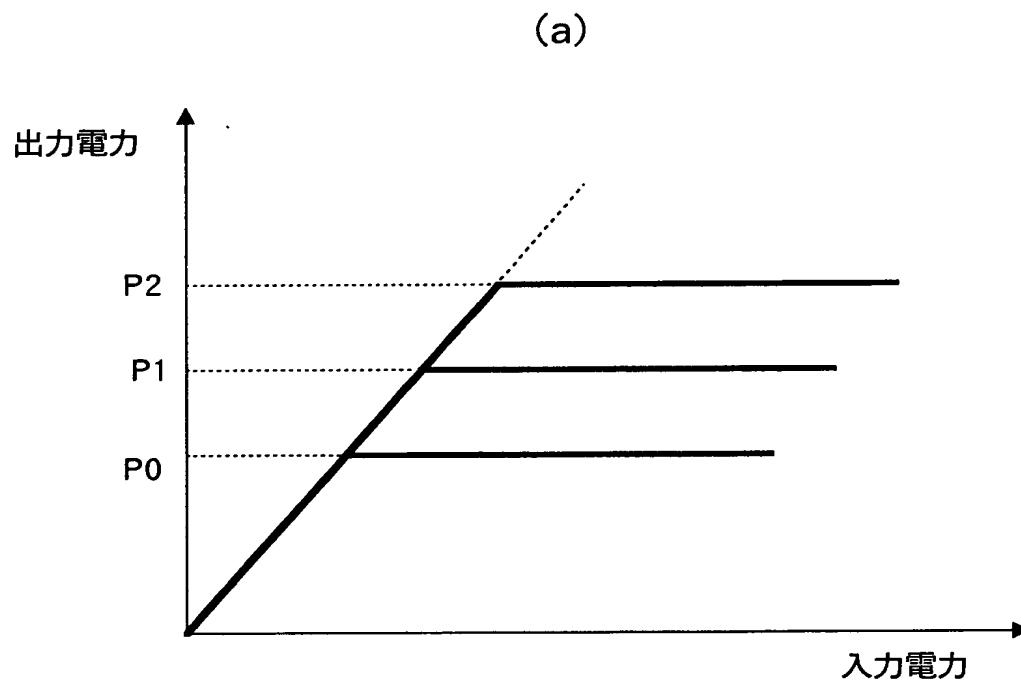
【図12】



【図13】



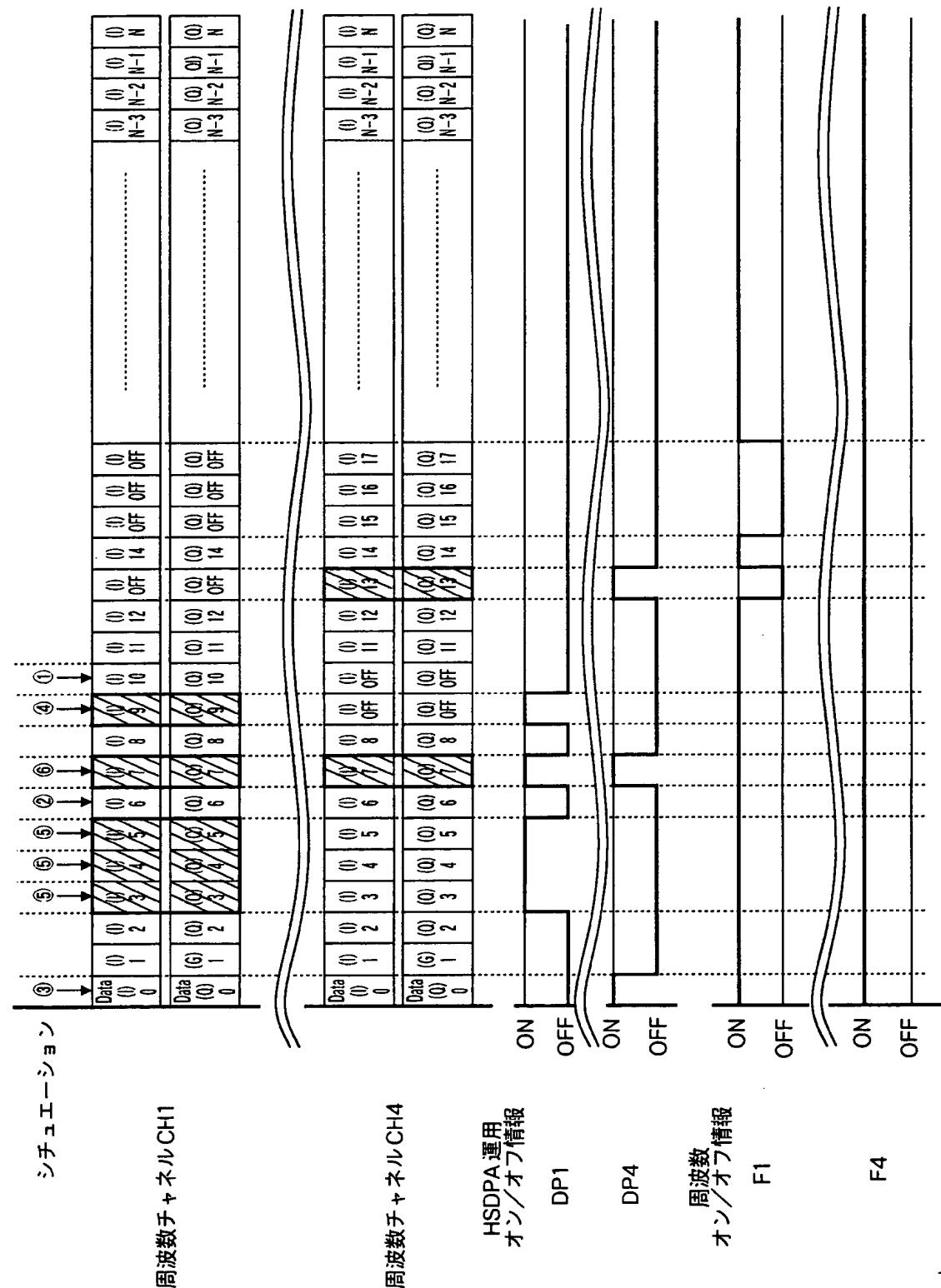
【図14】



(b)

ピーク値	送信信号の品質
$P_2$	良
$P_1$	普通
$P_0$	劣化

【図15】



【図16】

Index	DP1	DP2	DP3	DP4	F1	F2	F3	F4	P0	P1	P2	P4
14	0	0	0	0	1	1	1	0	L3	L3	L3	NONE
15	0	0	0	0	1	1	1	1	L1	L1	L1	L1
31	0	0	0	1	1	1	1	1	L1	L1	L1	L2
142	1	0	0	0	1	1	1	0	L4	L3	L3	NONE
143	1	0	0	0	0	1	1	1	L2	L1	L1	L1
207	1	1	0	0	1	1	1	1	L2	L2	L1	L1
255	1	1	1	1	1	1	1	1	L2	L2	L2	L2

ROMアドレス

ROMデータ

① HSDPA非運用  
② HSDPA非運用  
③ HSDPA運用  
④ HSDPA運用  
⑤ HSDPA運用  
⑥ HSDPA運用  
⑦ HSDPA運用

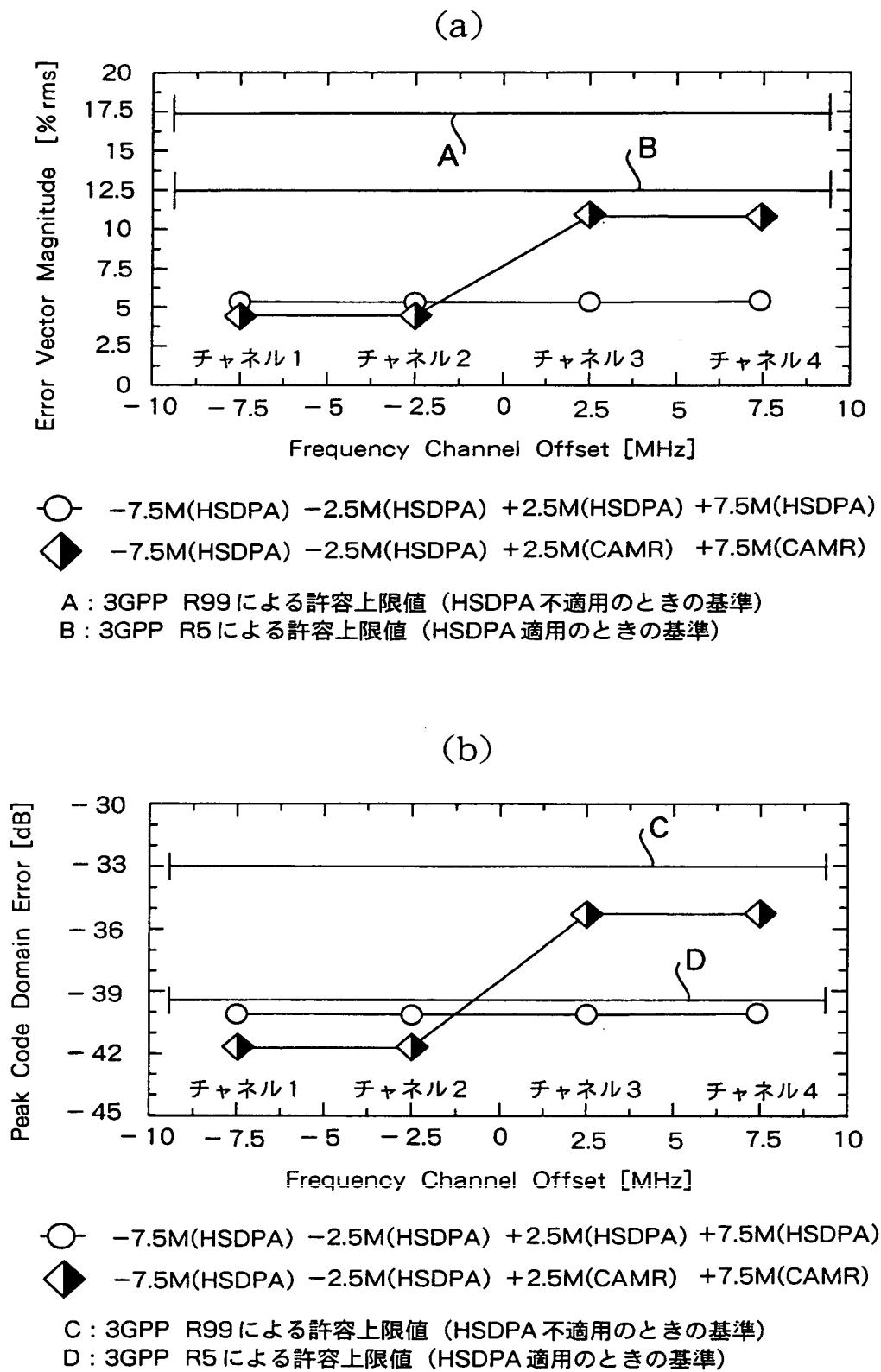
$L_2 > L_1, L_3 = L_1 \times (4 / \sum F_n)^{1/2}, L_4 = L_2 \times (4 / \sum F_n)^{1/2}$

シチュエーション

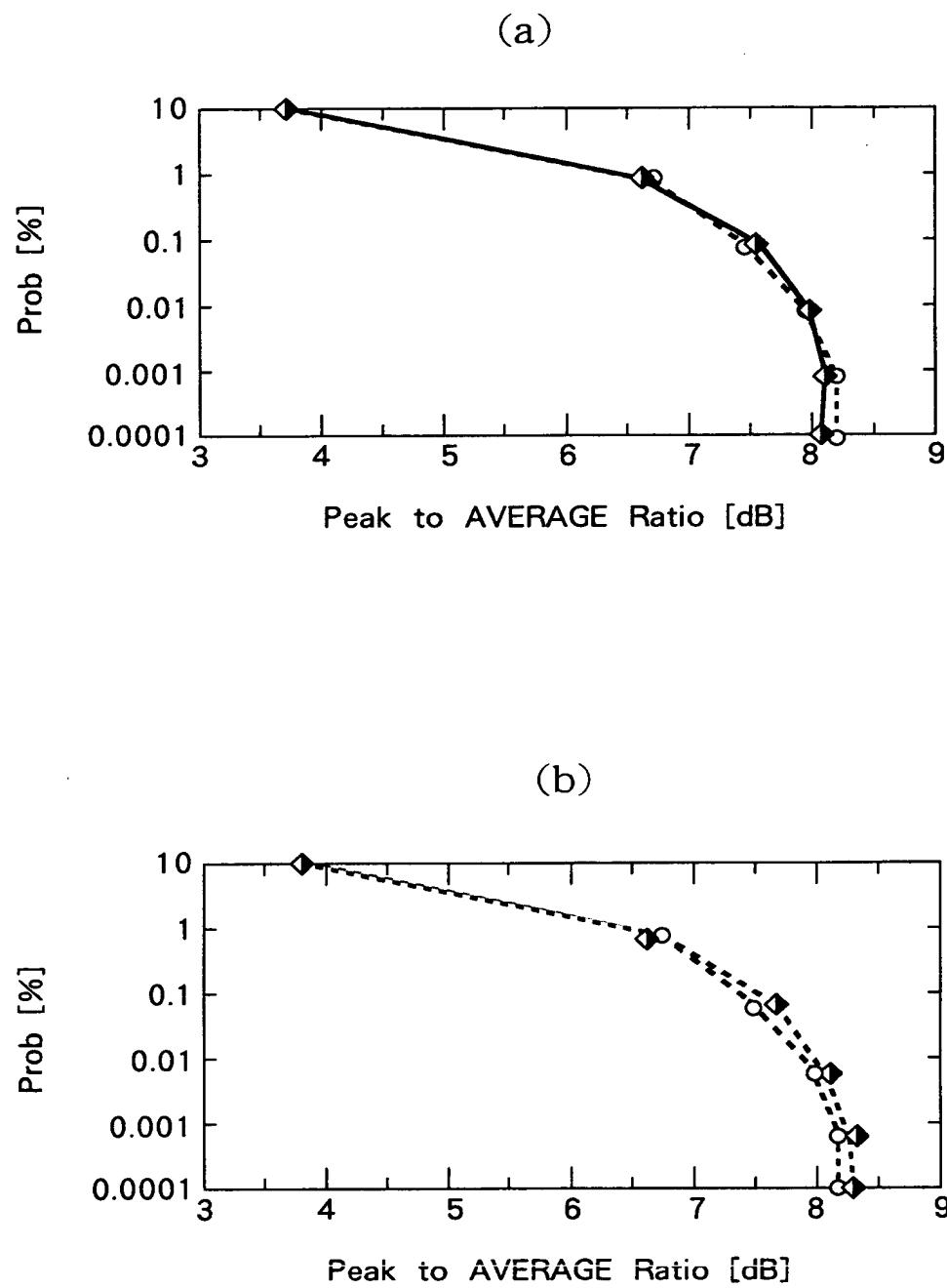
① 周波数チャネル1個分が非運用 (OFF)  
② 周波数チャネル全部が運用 (ON)  
③ 周波数チャネル1個分が運用 (ON)  
④ 周波数チャネル1個分が非運用 (OFF)  
⑤ 周波数チャネル全部が運用 (ON)  
⑥ 周波数チャネル全部が運用 (ON)  
⑦ 周波数チャネル全部が運用 (ON)

全てのチャンネルが HSDPA非運用  
全てのチャンネルが HSDPA非運用  
1つのチャンネルが HSDPA運用  
1つのチャンネルが HSDPA運用  
1つのチャンネルが HSDPA運用  
2つのチャンネルが HSDPA運用  
全てのチャンネルが HSDPA運用

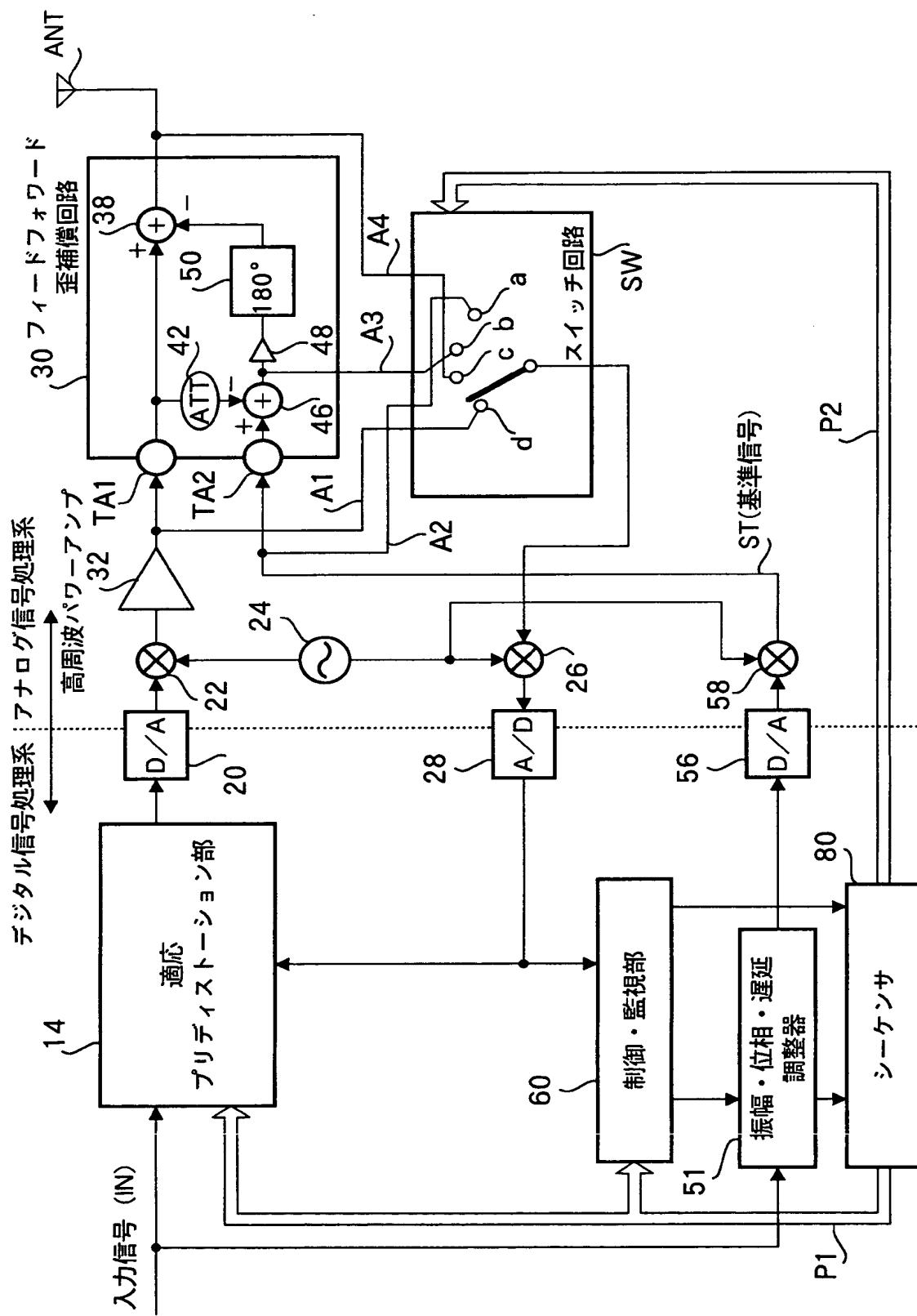
【図17】



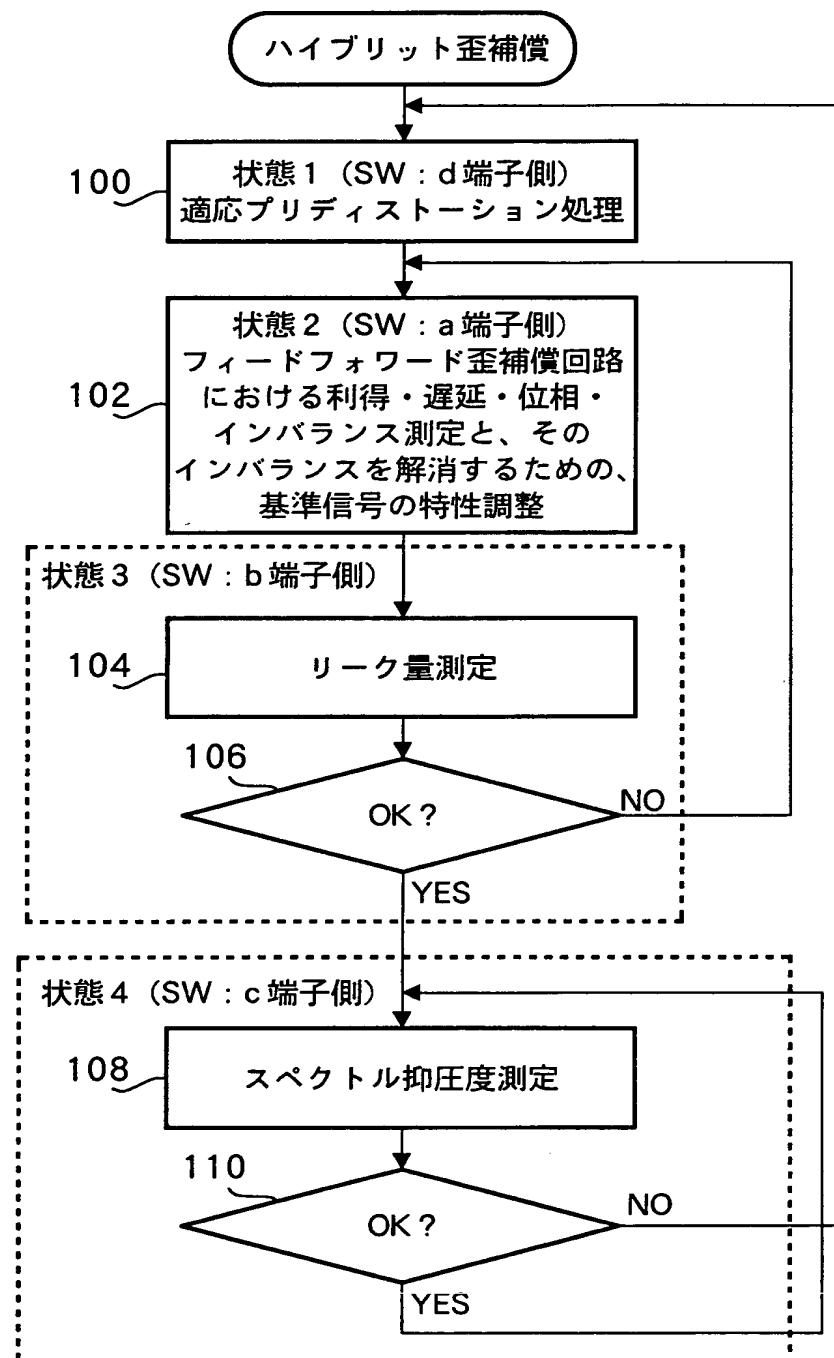
【図18】



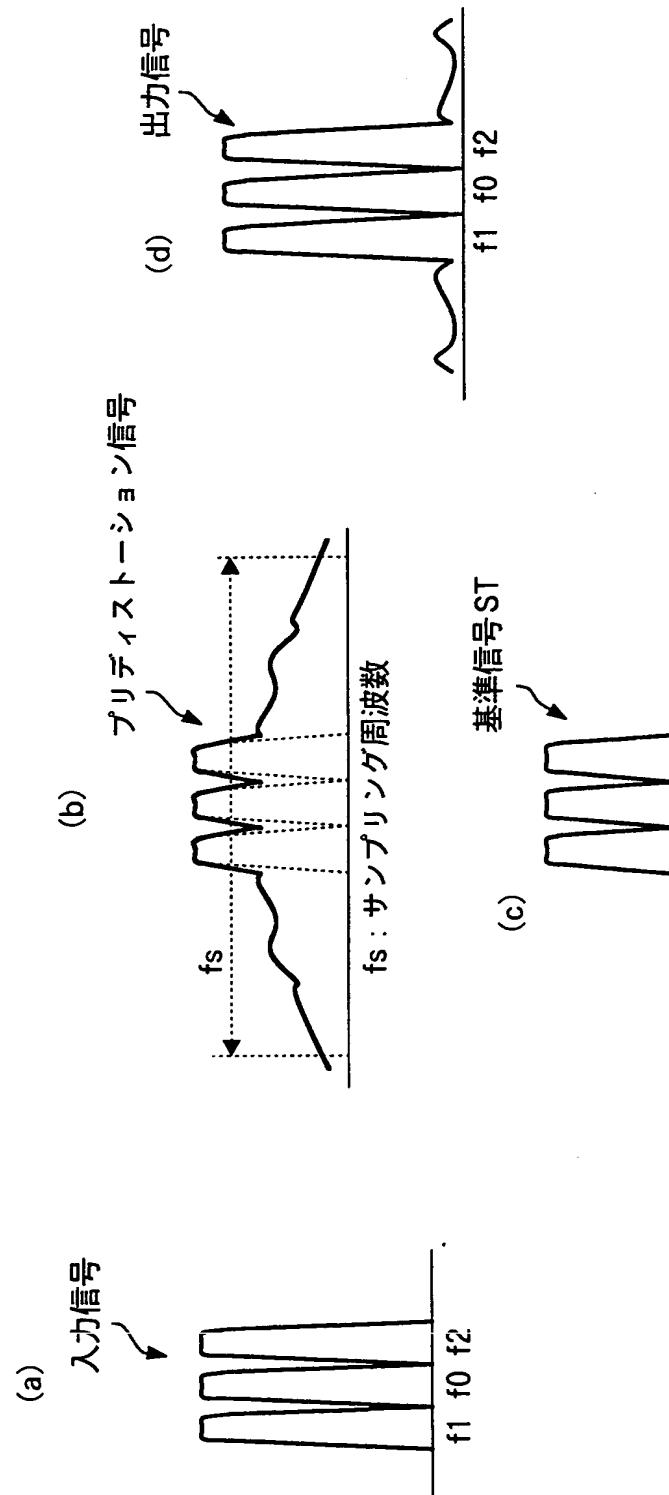
【図19】



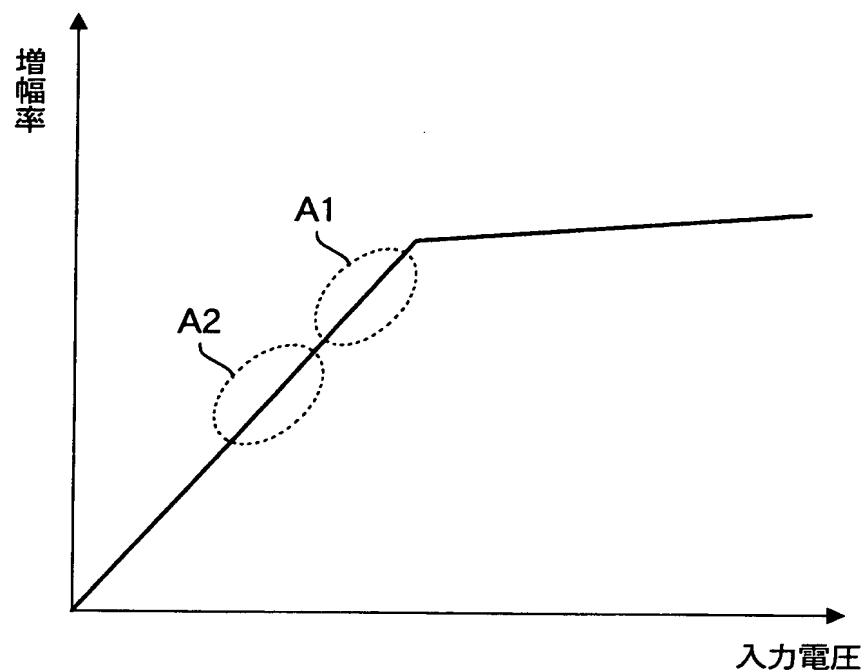
【図20】



【図21】



【図22】



【書類名】 要約書

【要約】

【課題】 高速データパケット伝送をサポートした次世代移動体通信における無線送信系に関し、高周波アンプの電力効率と送信信号の品質とを両立させること。

【解決手段】 ユーザー多重部200a～200dを経た各周波数チャネルのベースバンド信号について、適応ピークリミッタ400において適応的なハードリミット処理を行い、続いて、ピーク抑圧機能をもつマルチキャリア信号生成回路500において、マルチキャリア合成後の信号についてピークリミット処理を行い、さらに、ハイブリッド歪補償回路700にて、高周波アンプ32の非線形歪を補正して、アンテナ(ANT)からマルチキャリア信号を送信する。

【選択図】 図1

出願人履歴情報

識別番号 [000005821]

1. 変更年月日 1990年 8月28日

[変更理由] 新規登録

住 所 大阪府門真市大字門真1006番地  
氏 名 松下電器産業株式会社